



Herausgegeben im Auftrag des Rektors von der Abteilung Hochschulrechtliche, akademische und hochschulpolitische Angelegenheiten, Straße der Nationen 62, 09111 Chemnitz - Postanschrift: 09107 Chemnitz

Nr. 11/2023

31. Mai 2023

### Inhaltsverzeichnis

Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 30. Mai 2023	Seite 631
Prüfungsordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 30. Mai 2023	Seite 678

## **Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz Vom 30. Mai 2023**

Aufgrund von § 13 Abs. 4 i. V. m. § 36 Abs. 1 des Gesetzes über die Freiheit der Hochschulen im Freistaat Sachsen (Sächsisches Hochschulfreiheitsgesetz - SächsHSFG) in der Fassung der Bekanntmachung vom 15. Januar 2013 (SächsGVBl. S. 3), das zuletzt durch das Gesetz vom 1. Juni 2022 (SächsGVBl. S. 381) geändert worden ist, hat der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz die folgende Studienordnung erlassen:

### Inhaltsübersicht

#### **Teil 1: Allgemeine Bestimmungen**

- § 1 Geltungsbereich
- § 2 Studienbeginn und Regelstudienzeit
- § 3 Zugangsvoraussetzungen
- § 4 Lehr- und Lernformen
- § 5 Ziele des Studienganges

#### **Teil 2: Aufbau und Inhalte des Studiums**

- § 6 Aufbau des Studiums
- § 7 Inhalte des Studiums

#### **Teil 3: Durchführung des Studiums**

- § 8 Studienberatung
- § 9 Prüfungen
- § 10 Fern- und Teilzeitstudium

#### **Teil 4: Schlussbestimmungen**

- § 11 Inkrafttreten und Veröffentlichung, Übergangsregelung

Anlagen: 1 Studienablaufplan  
2 Modulbeschreibungen

Aus Gründen der besseren Lesbarkeit wird im Folgenden in der Regel das generische Maskulinum verwendet. Sämtliche Personenbezeichnungen gelten selbstverständlich für alle Geschlechter.

## **Teil 1 Allgemeine Bestimmungen**

### **§ 1 Geltungsbereich**

Diese Studienordnung regelt auf der Grundlage der jeweils gültigen Prüfungsordnung (§ 9) Ziele, Inhalte, Aufbau, Ablauf und Durchführung des Studienganges Embedded Systems mit dem Abschluss Master of Science an der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz.

### **§ 2 Studienbeginn und Regelstudienzeit**

- (1) Studienbeginn ist in der Regel im Wintersemester.
- (2) Der Studiengang hat eine Regelstudienzeit von vier Semestern (zwei Jahren). Das Studium umfasst Module im Gesamtumfang von 120 Leistungspunkten (LP). Dies entspricht einem durchschnittlichen Arbeitsaufwand von 3600 Arbeitsstunden.

### **§ 3 Zugangsvoraussetzungen**

- (1) Die Zugangsvoraussetzung für den Masterstudiengang Embedded Systems erfüllt, wer an der Technischen Universität Chemnitz im Bachelorstudiengang Elektrotechnik und Informationstechnik oder wer in einem inhaltlich gleichwertigen Studiengang einen berufsqualifizierenden Hochschulabschluss erworben hat und Englischkenntnisse auf dem Niveau B2 des Gemeinsamen Europäischen Referenzrahmens für Sprachen nachweist.
- (2) Über die Gleichwertigkeit sowie über den Zugang anderer Bewerber entscheidet der Prüfungsausschuss.

### **§ 4 Lehr- und Lernformen**

- (1) Lehr- und Lernformen können sein: die Vorlesung (V), das Seminar (S), die Übung (Ü), das Projekt (PR), das Kolloquium (K), das Tutorium (T), das Praktikum (P), das Planspiel (PS) oder die Exkursion (E). Die Studenten sollen sich auf die zu besuchenden Lehrveranstaltungen vorbereiten und deren Inhalte in selbständiger Arbeit vertiefen. Die für den erfolgreichen Abschluss des Studiums erforderlichen Kenntnisse und Fähigkeiten werden nicht ausschließlich durch den Besuch von Lehrveranstaltungen erworben, vielmehr sind zusätzliche eigene Studien erforderlich (Selbststudium).
- (2) Bei allen Lehr- und Lernformen gemäß Absatz 1 können Methoden des E-Learning zum Einsatz kommen, soweit der Charakter der jeweiligen Lehr- und Lernform gewahrt bleibt.
- (3) Lehrveranstaltungen werden in Englisch abgehalten. In den Modulbeschreibungen ist geregelt, welche Lehrveranstaltungen in deutscher Sprache abgehalten werden.

### **§ 5 Ziele des Studienganges**

Die Ziele für den Studiengang leiten sich einerseits von der zunehmenden Präsenz von Embedded Systems in der Gesellschaft ab und orientieren sich andererseits an den steigenden beruflichen Anforderungen an Absolventen, bedingt durch die stetige Dynamisierung von technischen Prozessen und die zunehmende Globalisierung. Die Absolventen sollen die Fähigkeit erlangen, ingenieurwissenschaftliche Aufgabenstellungen an der Schnittstelle zwischen Hardware und Software im internationalen Kontext zu lösen. Dabei wird angestrebt, dass sie durch Vernetzung von Mikrosystemtechnologien, Informations- und Kommunikationstechniken und Softwareentwicklung intelligente Systemlösungen entwickeln. Neben der theoretischen Vermittlung von Zusammenhängen wird im Studiengang durch forschungsrelevante Praktika und Seminare ein enger Praxisbezug angestrebt. Darüber hinaus sollen den Studenten betriebswirtschaftliche Kenntnisse als auch sprachliche Kompetenzen vermittelt werden. Der Masterstudiengang Embedded Systems verknüpft somit die spezifischen Erfordernisse eines ingenieurwissenschaftlichen Studienganges mit den Anforderungen des globalen Arbeitsmarktes für Ingenieure. Das Ausbildungsprofil gewährleistet, dass die Absolventen eine fundierte Ingenieurausbildung erhalten, die sie für die Bewältigung komplexer Aufgaben im

Bereich international operierender Unternehmen oder für den Schritt in die Selbstständigkeit qualifiziert. Außerdem wird die Möglichkeit zur wissenschaftlichen Weiterqualifikation (Promotion) gegeben.

## Teil 2 Aufbau und Inhalte des Studiums

### § 6 Aufbau des Studiums

(1) Im Studium werden 120 LP erworben, die sich wie folgt zusammensetzen:

#### 1. Basismodule:

Σ 47 LP

##### 1.1 Basismodule Komponenten für eingebettete Systeme

243031-504	Digital Components and Architectures for Data Processing	5 LP	Pflichtmodul
243033-504	Digital Signal Processing 1	5 LP	Pflichtmodul
243033-506	Computer Vision 1	5 LP	Pflichtmodul
244038-503	Smart Sensor Systems	6 LP	Pflichtmodul
244038-504	Project Lab Embedded Systems	6 LP	Pflichtmodul
255010-003	Design of Software for Embedded Systems	5 LP	Pflichtmodul
256050-002	Real-Time Systems	5 LP	Pflichtmodul

##### 1.2 Basismodule System Design

243031-505	Design of Digital Systems	5 LP	Pflichtmodul
255050-003	Hardware/Software-Codesign I	5 LP	Pflichtmodul

#### 2. Vertiefungsmodule:

Σ 43 LP

Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.6 sind Module im Gesamtumfang von 43 LP auszuwählen. Dabei darf jedoch maximal ein Modul aus dem Bereich 2.6 Vertiefungsmodul Forschung und Praktikum ausgewählt werden. Um das Wahlspektrum zu erweitern, können auch Module im Gesamtumfang von bis zu 45 LP gewählt werden. Diese zusätzlichen Leistungspunkte werden nicht auf den Studiengang angerechnet.

##### 2.1 Vertiefungsmodul System Design

243031-506	Verification of Digital Systems	5 LP	Wahlpflichtmodul
243031-507	Design of Heterogeneous Systems	5 LP	Wahlpflichtmodul
243031-508	Test of Digital and Mixed-Signal Circuits	5 LP	Wahlpflichtmodul
243031-509	Applied Circuit Design and Testing	8 LP	Wahlpflichtmodul

##### 2.2 Vertiefungsmodul Automotive Systems

244038-505	Automotive Sensor Systems	5 LP	Wahlpflichtmodul
255010-002	Advanced Platforms for Automotive Systems	5 LP	Wahlpflichtmodul

##### 2.3 Vertiefungsmodul Signal Processing

243032-505	Multisensorial Systems	5 LP	Wahlpflichtmodul
243032-507	Mobile Localization and Navigation	5 LP	Wahlpflichtmodul
243032-509	Image Processing and Pattern Recognition	5 LP	Wahlpflichtmodul
243033-505	Digital Signal Processing 2	5 LP	Wahlpflichtmodul
243033-507	Computer Vision 2	5 LP	Wahlpflichtmodul
243033-508	Video Signal Processing	3 LP	Wahlpflichtmodul
243033-509	Programming and Data Analysis	5 LP	Wahlpflichtmodul
243034-512	Antenna Engineering	5 LP	Wahlpflichtmodul
243035-502	Next Generation Internet	5 LP	Wahlpflichtmodul
243035-505	Advanced Mobile Networks	5 LP	Wahlpflichtmodul

##### 2.4 Vertiefungsmodul Eingebettete Systeme

244038-506	Advanced Embedded Systems	5 LP	Wahlpflichtmodul
------------	---------------------------	------	------------------

##### 2.5 Nichttechnische Vertiefungsmodul

220000-605	Optimierung für Nichtmathematiker	6 LP	Wahlpflichtmodul
261033-310	Resource Efficiency from an Economic Perspective	5 LP	Wahlpflichtmodul
281500-001	Kommunikation und Führung / Communication and Leadership	5 LP	Wahlpflichtmodul

**2.6 Vertiefungsmodule Forschung und Praktikum**

240100-431 Research Internship	30 LP	Wahlpflichtmodul
240100-631 Research Project	10 LP	Wahlpflichtmodul

**3. Modul Master-Arbeit:**

240100-831 Master Thesis	30 LP	Pflichtmodul
--------------------------	-------	--------------

(2) Der empfohlene Ablauf des Studiums im Masterstudiengang Embedded Systems an der Technischen Universität Chemnitz innerhalb der Regelstudienzeit ergibt sich aus der zeitlichen Gliederung im Studienablaufplan (siehe Anlage 1) und dem modularen Aufbau des Studienganges.

**§ 7****Inhalte des Studiums**

(1) Der Masterstudiengang Embedded Systems ist konsekutiv zum Bachelorstudiengang Elektrotechnik und Informationstechnik. In den Basismodulen wird den Studenten ein umfassendes Verständnis über die Konzepte, Techniken, Theorien und Entwurfsmethoden von eingebetteten Systemen vermittelt. Die Schwerpunkte liegen im Systementwurf, dem Systemdesign sowie den Systemarchitekturen. Durch gezielte Verknüpfung von Hardware- und Softwarewissen wird den Studenten unter Einbezug der aktuellsten Forschungsarbeiten der jeweiligen Professuren ein vollständiger Einblick in eingebettete Systeme gegeben. Die ersten drei Semester werden durch umfangreiche Wahlmöglichkeiten in den Bereichen eingebettete Systeme, System Design, Kommunikationstechnik sowie nicht-technische Vertiefungsrichtungen abgerundet. Die Wahlfreiheit soll jedem einzelnen Studenten die Möglichkeit geben, eigene Schwerpunkte zu setzen und damit eigene Interessen zu bedienen und/oder Schwächen auszugleichen. Das Treffen von eigenen Entscheidungen fördert die Selbstständigkeit der Studenten und trägt zu deren Persönlichkeitsbildung bei. Dem Praxisbezug wird im Studium ein hoher Stellenwert zugeschrieben. Im zweiten Semester wird deshalb ein Praktikum zu eingebetteten Systemen angeboten, wobei die Studenten unter Anwendung des bisher erworbenen Wissens eine praktische Aufgabenstellung oder Forschungsaufgabe bearbeiten. Die Fähigkeit, sich selbstständig mit einer Problemstellung auseinanderzusetzen und sich dazu erforderliches Wissen und wissenschaftliche Methoden anzueignen, kann im Rahmen der Projektarbeit oder eines Forschungspraktikums weiter vertieft werden. In der Masterarbeit und der abschließenden Verteidigung der Arbeit weisen die Studenten nach, dass sie ein anspruchsvolles Thema innerhalb einer begrenzten Zeit wissenschaftlich bearbeiten können.

(2) Inhalte, Ziele, Lehrformen, Leistungspunkte, Prüfungen sowie Häufigkeit des Angebots und Dauer der einzelnen Module sind in den Modulbeschreibungen (siehe Anlage 2) festgelegt.

**Teil 3****Durchführung des Studiums****§ 8****Studienberatung**

(1) Neben der zentralen Studienberatung an der Technischen Universität Chemnitz findet eine Fachstudienberatung statt. Der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik beauftragt ein Mitglied der Fakultät mit der Wahrnehmung dieser Beratungsaufgabe.

(2) Es wird empfohlen, eine Studienberatung insbesondere in folgenden Fällen in Anspruch zu nehmen:

1. vor Beginn des Studiums,
2. vor einem Studienaufenthalt im Ausland,
3. vor einem Praktikum,
4. im Falle von Studiengangs- oder Hochschulwechsel,
5. nach nicht bestandenen Prüfungen.

**§ 9****Prüfungen**

Die Regelungen zu Prüfungen sind in der Prüfungsordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz enthalten.

**§ 10****Fern- und Teilzeitstudium**

Ein Fernstudium oder Teilzeitstudium ist nicht vorgesehen.

**Teil 4**  
**Schlussbestimmungen**

**§ 11**

**Inkrafttreten und Veröffentlichung, Übergangsregelung**

Diese Studienordnung gilt für die ab Wintersemester 2023/2024 Immatrikulierten.

Diese Studienordnung tritt am Tage nach ihrer Veröffentlichung in den Amtlichen Bekanntmachungen der Technischen Universität Chemnitz in Kraft.

Für Studenten, die ihr Studium vor dem Wintersemester 2023/2024 aufgenommen haben, gilt die Studienordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 23. Juni 2020 (Amtliche Bekanntmachungen Nr. 8/2020, S. 223) fort.

Die ab dem Wintersemester 2020/2021 immatrikulierten Studenten können sich für ein Studium gemäß der vorliegenden novellierten Studienordnung entscheiden. Diese Entscheidung ist durch schriftliche Erklärung bis zum 01.11.2023 dem Zentralen Prüfungsamt mitzuteilen.

Ausgefertigt aufgrund des Beschlusses des Fakultätsrates der Fakultät für Elektrotechnik und Informationstechnik vom 2. Mai 2023 und der Genehmigung durch das Rektorat der Technischen Universität Chemnitz vom 17. Mai 2023.

Chemnitz, den 30. Mai 2023

Der Rektor  
der Technischen Universität Chemnitz

Prof. Dr. Gerd Strohmeier

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>1. Basismodule:</b>					
<b>1.1 Basismodule Komponenten für eingebettete Systeme</b>					
243031-504 Digital Components and Architectures for Data Processing	150 AS 4 LVS (S2/Ü2) PL: Klausur				150 AS / 5 LP
243033-504 Digital Signal Processing 1	150 AS 4 LVS (V2/S2) PL: Klausur				150 AS / 5 LP
243033-506 Computer Vision 1	150 AS 4 LVS (V3/Ü1) PL: Klausur				150 AS / 5 LP
244038-503 Smart Sensor Systems	180 AS 5 LVS (V2/Ü1/P2) PVL: Praktikum PL: Klausur				180 AS / 6 LP
244038-504 Project Lab Embedded Systems		180 AS 6 LVS (S6) PVL: Vortrag PL: mündl. Prüfung			180 AS / 6 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
255010-003 Design of Software for Embedded Systems		150 AS 4 LVS (V2/Ü2) PL: Klausur			150 AS / 5 LP
256050-002 Real-Time Systems		150 AS 4 LVS (V2/Ü2) PL: Klausur			150 AS / 5 LP
<b>1.2 Basismodule System Design</b>					
243031-505 Design of Digital Systems	150 AS 4 LVS (V1/Ü1/S1/P1) PVL: Praktikum PL: Klausur				150 AS / 5 LP
255050-003 Hardware/Software-Codesign I	150 AS 4 LVS (V2/Ü2) PL: Klausur				150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>2. Vertiefungsmodule:</b> Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.6 sind Module im Gesamtvolumen von 43 LP auszuwählen. Dabei darf jedoch maximal ein Modul aus dem Bereich 2.6 Vertiefungsmodulen Forschung und Praktikum ausgewählt werden. Um das Wahlspektrum zu erweitern, können auch Module im Gesamtvolumen von bis zu 45 LP gewählt werden. Diese zusätzlichen Leistungspunkte werden nicht auf den Studiengang angerechnet.					
<b>2.1 Vertiefungsmodulen System Design</b>					
243031-506 Verification of Digital Systems		150 AS 4 LVS (Ü1/S2/P1) 2 PVL: Vortrag, Praktikum PL: Klausur			150 AS / 5 LP
243031-507 Design of Heterogeneous Systems		150 AS 4 LVS (V1/Ü1/S1/P1) PVL: Praktikum PL: Klausur			150 AS / 5 LP
243031-508 Test of Digital and Mixed-Signal Circuits	150 AS 4 LVS (V1/Ü1/S2) PL: Klausur				150 AS / 5 LP
243031-509 Applied Circuit Design and Testing			240AS 6 LVS (SZ/P4) PL: Präsentation mit Kolloquium		240 AS / 8 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
<b>2.2 Vertiefungsmodule Automotive Systems</b>					
244038-505 Automotive Sensor Systems		150 AS 4 LVS (V1/S3) 2 PL: mündl. Prüfung, technischer Bericht			150 AS / 5 LP
255010-002 Advanced Platforms for Automotive Systems			150 AS 3 LVS (V2/Ü1) PL: Klausur		150 AS / 5 LP
<b>2.3 Vertiefungsmodule Signal Processing</b>					
243032-505 Multisensorial Systems	60 AS 2 LVS (V2)	90 AS 2 LVS (V1/P1) PVL: Praktikum PL: Klausur			150 AS / 5 LP
243032-507 Mobile Localization and Navigation			150 AS 5 LVS (V3/Ü2) PL: mündl. Prüfung		150 AS / 5 LP
243032-509 Image Processing and Pattern Recognition		60 AS 2 LVS (V2)	90 AS 3 LVS (V1/P2) PVL: Praktikum PL: mündl. Prüfung		150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
243033-505 Digital Signal Processing 2		150 AS 4 LVS (V1/S3) PL: Klausur			150 AS / 5 LP
243033-507 Computer Vision 2		150 AS 4 LVS (V2/Ü2) PL: Klausur			150 AS / 5 LP
243033-508 Video Signal Processing		90 AS 3 LVS (V2/Ü1) PL: Klausur			90 AS / 3 LP
243033-509 Programming and Data Analysis		150 AS 5 LVS (V1/S4) PVL: Programmier- aufgabe PL: Klausur			150 AS / 5 LP
243034-512 Antenna Engineering		150 AS 4 LVS (V2/Ü1/P1) PVL: Praktikum PL: Klausur			150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENABLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
243035-502 Next Generation Internet	90 AS 3 LVS (V3)	60 AS 2 LVS (V2) PL: mündl. Prüfung			150 AS / 5 LP
243035-505 Advanced Mobile Networks	90 AS 3 LVS (V2/Ü1)	60 AS 2 LVS (V2) PL: Klausur			150 AS / 5 LP
<b>2.4 Vertiefungsmodule Eingebettete Systeme</b>					
244038-506 Advanced Embedded Systems	150 AS 4 LVS (V2/S2) PL: Klausur				150 AS / 5 LP
<b>2.5 Nichttechnische Vertiefungsmodule</b>					
220000-605 Optimierung für Nichtmathematiker			180 AS 4 LVS (V2/Ü2) PL: mündl. Prüfung		180 AS / 6 LP
261033-310 Resource Efficiency from an Economic Perspective			150 AS 3 LVS (V2/Ü1) PL: Klausur		150 AS / 5 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENBLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
281500-001 Kommunikation und Führung / Communication and Leadership	150 AS 2 LVS (S2) PL: Präsentation	oder: 150 AS 2 LVS (S2) PL: Präsentation	oder: 150 AS 2 LVS (S2) PL: Präsentation		150 AS / 5 LP
<b>2.6 Vertiefungsmodule Forschung und Praktikum</b>					
240100-431 Research Internship			900 AS (P 800 AS) PL: schriftl. Praktikumsbericht und mündl. Kolloquium		900 AS / 30 LP
240100-631 Research Project			300 AS 2 LVS (S1/PR1) PVL: schriftl. Ausarbeitung und mündl. Präsentation PL: schriftl. Ausarbeitung und mündl. Präsentation		300 AS / 10 LP
<b>3. Modul Master-Arbeit:</b>					
240100-831 Master Thesis				900 AS 2 PL: Masterarbeit, mündl. Vortrag mit Kolloquium	900 AS / 30 LP

Anlage 1: Englischsprachiger konsekutiver Studiengang Embedded Systems mit dem Abschluss Master of Science  
STUDIENBLAUFPLAN

Module	1. Semester	2. Semester	3. Semester	4. Semester	Arbeitsaufwand Leistungspunkte Gesamt
Gesamt LVS (*)	25	26	19	0	70 LVS
Gesamt AS (*)	930	930	840	900	3600 AS / 120 LP
(*) Beispielrechnung für den Studiengang unter Berücksichtigung aller Pflichtmodule sowie der Module 243031-506, 243031-507, 243031-509, 243032-507, 243033-505, 255010-002, 261033-310 und 281500-001 (im 3. Semester)					

PL Prüfungsleistung  
 PVL Prüfungsvorleistung  
 ASL Anrechenbare Studienleistung  
 LVS Lehrveranstaltungsstunden  
 AS Arbeitsstunden  
 LP Leistungspunkte  
 V Vorlesung  
 S Seminar

Ü  
 T  
 P  
 PS  
 E  
 K  
 PR

Übung  
 Tutorium  
 Praktikum  
 Planspiel  
 Exkursion  
 Kolloquium  
 Projekt

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	243031-504 (Version 01)
<b>Modulname</b>	Digital Components and Architectures for Data Processing
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Erweiterte Architekturkonzepte von Mikroprozessoren und -controllern (Steuerwerk, Rechenwerk, Speicher, Bussysteme)</li> <li>• Weitere digitale programmierbare Schaltkreise und IP-Cores</li> <li>• Klassifikations- und Vergleichsmöglichkeiten von digitalen Schaltkreisen</li> <li>• Kopplungen von Schaltkreisarten zu Systems-on-Chip</li> <li>• Effiziente und hardwarenahe Programmierung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über detaillierte Kenntnisse zu Aufbau und Funktion von Grundkomponenten von Rechnern. Sie kennen die wesentlichen digitalen Schaltkreisarten, können problemabhängig Vergleichskriterien definieren und eine optimale Auswahl treffen. Sie sind in der Lage, bei der Softwareprogrammierung die speziellen Möglichkeiten der Rechnerarchitekturen zu nutzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Seminar und Übung.</p> <ul style="list-style-type: none"> <li>• S: Digital Components and Architectures for Data Processing (2 LVS)</li> <li>• Ü: Digital Components and Architectures for Data Processing (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Grundkenntnisse zum Aufbau eines Rechners (z.B. aus Modul Mikroprozessortechnik 1)
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Digital Components and Architectures for Data Processing (Prüfungsnummer: 42614)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	243033-504 (Version 01)
<b>Modulname</b>	Digital Signal Processing 1
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Abtastung und Rekonstruktion</li> <li>• Quantisierung             <ul style="list-style-type: none"> <li>○ A/D-Konverter</li> <li>○ D/A-Konverter</li> <li>○ Quantisierungsrauschen</li> <li>○ Überabtastung</li> </ul> </li> <li>• Diskrete Systeme             <ul style="list-style-type: none"> <li>○ Linearität und Zeitinvarianz</li> <li>○ Kausalität und Stabilität</li> </ul> </li> <li>• Digitale Filter             <ul style="list-style-type: none"> <li>○ Z-Transformation</li> <li>○ FIR-Filter</li> <li>○ IIR-Filter</li> </ul> </li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten kennen die Grundlagen der digitalen Signalverarbeitung und sind in der Lage, eigenständig Signalverarbeitungsalgorithmen zu entwerfen und zu programmieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Digital Signal Processing 1 (2 LVS)</li> <li>• S: Digital Signal Processing 1 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Digital Signal Processing 1 (Prüfungsnummer: 41232)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen. Optional kann die Prüfungsleistung in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	243033-506 (Version 01)
<b>Modulname</b>	Computer Vision 1
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Dieses Modul beinhaltet einen weitgehenden Überblick über Methoden der zweidimensionalen digitalen Signalverarbeitung sowie Grundlagen der Bildentstehung. Themengebiete sind im Einzelnen:</p> <ul style="list-style-type: none"> <li>• Grundlagen zweidimensionaler Filter</li> <li>• Segmentierung und Klassifizierung von Bilddaten</li> <li>• Morphologische Operationen</li> <li>• Histogramm und Punktoperationen</li> <li>• Machine Learning</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über Fachkenntnisse zu Methoden der zweidimensionalen digitalen Signalverarbeitung.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Computer Vision 1 (3 LVS)</li> <li>• Ü: Computer Vision 1 (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Computer Vision 1 (Prüfungsnummer: 41227)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	244038-503 (Version 01)
<b>Modulname</b>	Smart Sensor Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung zu intelligenten Sensorsystemen</li> <li>• Grundlagen der Sensorik</li> <li>• Sensoreigenschaften</li> <li>• Ausgewählte Sensorprinzipien</li> <li>• Entwurf von Sensorsystemen</li> <li>• Messdatenerfassung und Sensorschnittstellen</li> <li>• Fortgeschrittene Verfahren der Analog-Digital-Umsetzung</li> <li>• Sensorsignalverarbeitung</li> <li>• Ausgewählte Sensoranwendungen</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, Sensoren für Messaufgaben in geeigneter Weise auszuwählen und die entsprechenden Sensorsysteme und Schnittstellen zu entwerfen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Smart Sensor Systems (2 LVS)</li> <li>• Ü: Smart Sensor Systems (1 LVS)</li> <li>• P: Smart Sensor Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Smart Sensor Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Smart Sensor Systems (Prüfungsnummer: 42009)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	244038-504 (Version 01)
<b>Modulname</b>	Project Lab Embedded Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Anforderungsanalyse</li> <li>• Konzeption von Lösungsansätzen für Embedded Systems</li> <li>• Komponentenauswahl</li> <li>• Hard- und Softwareentwurf</li> <li>• Systemtest</li> <li>• Dokumentation</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, zielorientiert in Projektteams zusammenzuarbeiten, um selbständig eingebettete Systeme zu konzipieren und zu realisieren.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Seminar.</p> <ul style="list-style-type: none"> <li>• S: Project Lab Embedded Systems (6 LVS)</li> </ul> <p>Die Lehrveranstaltung wird in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• 15-minütiger mündlicher Vortrag zu den Projektzielen und dem Projektplan zur selbständigen Umsetzung einer im Seminar gestellten Aufgabe</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Prüfung zu Project Lab Embedded Systems (Prüfungsnummer: 42026)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 6 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	255010-003 (Version 02)
<b>Modulname</b>	Design of Software for Embedded Systems
<b>Modulverantwortlich</b>	Professur Rechnerarchitekturen und -systeme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die Vorlesung beschäftigt sich mit Entwicklungsmethoden für Software in eingebetteten Systemen. Dabei werden insbesondere folgende Aspekte behandelt:</p> <ul style="list-style-type: none"> <li>• Merkmale von nicht-eingebetteten und eingebetteten Systemen</li> <li>• Funktionale und nicht-funktionale Anforderungen an eingebettete Software (Zeitverhalten, Effizienz, Zuverlässigkeit, Wartbarkeit, Portabilität etc.)</li> <li>• Programmierparadigmen für eingebettete Systeme (synchrone, zeitgesteuerte und schedulingbasierte Programmiersprachen)</li> <li>• Unterstützung durch Middleware und Betriebssystem</li> <li>• Trends und Beispiele aus der Praxis</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, die Anforderungen und Besonderheiten von eingebetteten Systemen zu erkennen und von denen anderer Domänen zu unterscheiden. Ferner können sie verschiedene Entwicklungsmethoden für eingebettete Software unterscheiden und anwendungsspezifisch einsetzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Design of Software for Embedded Systems (2 LVS)</li> <li>• Ü: Design of Software for Embedded Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden durch Methoden des E-Learning unterstützt und werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Grundkenntnisse von Betriebssystemen und der Softwareentwicklung
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Software for Embedded Systems (Prüfungsnummer: 56505)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul Komponenten für eingebettete Systeme**

<b>Modulnummer</b>	256050-002 (Version 04)
<b>Modulname</b>	Real-Time Systems
<b>Modulverantwortlich</b>	Professur Betriebssysteme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> In praktisch allen Anwendungsgebieten gibt es Systeme, welche Zeitanforderungen erfüllen müssen. Das Modul „Real-Time Systems“ behandelt Probleme, die aus diesen Anforderungen resultieren, sowie Strategien, diesen zu begegnen. Der Fokus liegt hierbei auf verschiedenen Schedulingstrategien und Konzepten zum Ressourcenmanagement. Durch die Betrachtung von weichen Echtzeitsystemen (z. B. Videostreaming) oder Multicore-Systemen wird weiterer Anwendungsbezug geschaffen.</p> <p>Die Lerninhalte des Moduls werden in Form von Vorlesungen und Übungen vermittelt, wobei auch moderne Lehrmethoden wie beispielsweise Methoden der Gruppenarbeit, des problemorientierten Lernens sowie Flipped Classroom zum Einsatz kommen können.</p> <p><u>Qualifikationsziele:</u> Die Studenten können</p> <ul style="list-style-type: none"> <li>• grundsätzliche Probleme bei der Gewährleistung von echtzeitfähigem Verhalten erläutern,</li> <li>• Anforderungen an Echtzeitverhalten aus Anwendungsszenarien ableiten und diese Anforderungen spezifizieren,</li> <li>• typische Abstraktionen und Modellannahmen im Bereich der Echtzeitsysteme einsetzen und diese bewerten,</li> <li>• grundlegende Ansätze und Algorithmen zur Sicherstellung von Echtzeitverhalten (insbesondere Scheduling und Ressourcenverwaltung) anwenden,</li> <li>• solche Ansätze bewerten und sinnvoll weiterentwickeln.</li> </ul>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Real-Time Systems (2 LVS)</li> <li>• Ü: Real-Time Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden durch Methoden des E-Learning unterstützt und werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	<ul style="list-style-type: none"> <li>• Kenntnisse der Funktionsweise von Rechnerhardware und Betriebssystemen</li> <li>• mathematisch/analytische Grundfähigkeiten</li> </ul>
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Real-Time Systems (Prüfungsnummer: 56521)</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder in englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Basismodul System Design**

<b>Modulnummer</b>	243031-505 (Version 01)
<b>Modulname</b>	Design of Digital Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsebenen und –strategien</li> <li>• Abläufe und Abstraktion beim Systementwurf</li> <li>• Systemspezifikation und HW/SW-Codesign</li> <li>• Modellierung, Hardwarebeschreibungssprachen</li> <li>• Werkzeuge für Simulation, Verifikation und Synthese</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten haben einen Überblick über Entwurfswerkzeuge, -abläufe, und -methoden für digitale Systeme. Sie verstehen die Notwendigkeit der Entwurfsstrukturierung und sind mit den dahinterstehenden Philosophien, Werkzeugen und deren Leistungsfähigkeit vertraut.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Design of Digital Systems (1 LVS)</li> <li>• Ü: Design of Digital Systems (1 LVS)</li> <li>• S: Design of Digital Systems (1 LVS)</li> <li>• P: Design of Digital Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Design of Digital Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Digital Systems (Prüfungsnummer: 42601)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Basismodul System Design**

<b>Modulnummer</b>	255050-003 (Version 01)
<b>Modulname</b>	Hardware/Software-Codesign I
<b>Modulverantwortlich</b>	Professur Technische Informatik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einblick in verschiedene Entwurfsmethodiken und -strukturierungen für Eingebettete Systeme</li> <li>• Überblick und Vergleich von Zielarchitekturen und -komponenten für Hardware/Software-Systeme</li> <li>• Ausgewählte Probleme der Hardware- und Softwaresynthese</li> <li>• Allgemeine Partitionierungsverfahren</li> <li>• Hardware/Software-Bipartitionierung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, Hardware/Software-Systeme zu spezifizieren, zu evaluieren und systematisch zu entwerfen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Hardware/Software-Codesign I (2 LVS)</li> <li>• Ü: Hardware/Software-Codesign I (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden durch Methoden des E-Learning unterstützt und werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Kenntnisse in den Grundlagen der Technischen Informatik
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Hardware/Software-Codesign I (Prüfungsnummer: 55507)</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder in englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	243031-506 (Version 01)
<b>Modulname</b>	Verification of Digital Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in formale und informale Verifikationsmethoden</li> <li>• Regressionsfähige zufallsgetriebene Verifikationskonzepte</li> <li>• Assertion und Coverage-basierte Verfahren</li> <li>• Binary Decision Diagrams</li> <li>• Äquivalenzvergleich, Eigenschaftsprüfung</li> <li>• Temporale Logik und Model Checking</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über einen Überblick zu Verifikationstechniken für digitale Schaltkreise und sind mit Algorithmik, Konzepten und Leistungsfähigkeit ausgewählter Verifikationsmethoden vertraut. Sie können einem Fachpublikum relevante Erkenntnisse in Form eines Vortrages präsentieren und ihre Kenntnisse und Fertigkeiten in praktischen Laborversuchen anwenden.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• Ü: Verification of Digital Systems (1 LVS)</li> <li>• S: Verification of Digital Systems (2 LVS)</li> <li>• P: Verification of Digital Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind folgende Prüfungsvorleistungen (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• 15-minütiger Vortrag zu einem Thema im Rahmen des Seminars Verification of Digital Systems</li> <li>• erfolgreich testiertes Praktikum Verification of Digital Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Verification of Digital Systems (Prüfungsnummer: 42632)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	243031-507 (Version 01)
<b>Modulname</b>	Design of Heterogeneous Systems
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsprozess heterogener Systeme</li> <li>• Modellierung, Beschreibungssprachen digital/analog/mixed-signal</li> <li>• Systemspezifikation</li> <li>• Arbeitsweise von Simulatoren</li> <li>• Mixed-Signal Kopplungsprobleme</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verstehen die Notwendigkeit und Prinzipien moderner Entwurfsabläufe unter Verwendung von Hardwarebeschreibungssprachen. Sie haben einen Überblick über die Spezifika des Entwurfs heterogener Systeme, die aus Komponenten verschiedener physikalischer Domänen bestehen können (elektrisch, mechanisch, thermisch etc.). Sie kennen verschiedene Entwurfsmethoden und Werkzeuge für solche Systeme und haben ein Verständnis für die dahinterstehenden Philosophien und Algorithmen entwickelt.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung, Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Design of Heterogeneous Systems(1 LVS)</li> <li>• Ü: Design of Heterogeneous Systems(1 LVS)</li> <li>• S: Design of Heterogeneous Systems(1 LVS)</li> <li>• P: Design of Heterogeneous Systems(1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Design of Heterogeneous Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Design of Heterogeneous Systems (Prüfungsnummer: 42616)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	243031-508 (Version 01)
<b>Modulname</b>	Test of Digital and Mixed-Signal Circuits
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen des Tests, Fehlerarten</li> <li>• Teststrategien</li> <li>• Generierung von digitalen Testmustern</li> <li>• Testfreundlicher Entwurf</li> <li>• Testhardware und -software, Testautomatisierung</li> <li>• Besonderheiten des Mixed-Signal-Tests</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten haben einen Überblick über Testmethoden und -strategien und verstehen den Einfluss des Tests auf den Entwurfsprozess. Sie kennen Geräte und Programme zum Test sowie spezielle Verfahren für den automatisierten Test und den Mixed-Signal-Test.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Test of Digital and Mixed-Signal Circuits (1 LVS)</li> <li>• Ü: Test of Digital and Mixed-Signal Circuits (1 LVS)</li> <li>• S: Test of Digital and Mixed-Signal Circuits (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Test of Digital and Mixed-Signal Circuits (Prüfungsnummer: 42603)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul System Design**

<b>Modulnummer</b>	243031-509 (Version 01)
<b>Modulname</b>	Applied Circuit Design and Testing
<b>Modulverantwortlich</b>	Professur Schaltkreis- und Systementwurf
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Entwurfsprozess und -werkzeuge für digitale ICs (Integrated Circuits), insbesondere FPGAs (Field Programmable Gate Arrays)</li> <li>• Vorstellung der Anwendungsfelder (u.a. Rapid Prototyping, Signal-, Daten- und Bildverarbeitung)</li> <li>• Testwerkzeuge, Testmaschinen</li> <li>• Erstellung von Testfällen, Durchführung von Tests</li> <li>• Bearbeitung komplexer Entwurfsaufgaben</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, eine gegebene Spezifikation in ein Digitalsystem zu überführen und die Lösung zu verifizieren. Sie verfügen über vertiefte Kenntnisse der notwendigen Entwicklungsschritte und -werkzeuge. Sie sind in der Lage, informationselektronische Schaltungen zu testen und die Qualität der erreichten Lösung zu bewerten.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Seminar und Praktikum.</p> <ul style="list-style-type: none"> <li>• S: Applied Circuit Design and Testing (2 LVS)</li> <li>• P: Applied Circuit Design and Testing (4 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Grundlagen einer Hardwarebeschreibungssprache (z.B. Modul Design of Heterogeneous Systems) und Grundlagen des Digitaltests (z.B. Modul Test of Digital and Mixed-Signal Circuits).
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 10-minütige mündliche Präsentation der Lösung einer komplexen Entwurfs- oder Testaufgabe aus dem Bereich digitale ICs mit anschließendem 20-minütigem Kolloquium zum Modulinhalt (Prüfungsnummer: 42619)</li> </ul> <p>Die Prüfungsleistung kann in englischer oder in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 8 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 240 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Automotive Systems**

<b>Modulnummer</b>	244038-505 (Version 01)
<b>Modulname</b>	Automotive Sensor Systems
<b>Modulverantwortlich</b>	Professur Mess- und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Allgemeine Aspekte zum Einsatz von Sensoren im Automobil</p> <ul style="list-style-type: none"> <li>• Sensoren für das Motormanagement</li> <li>• Sensoren für das Fahrwerk</li> <li>• Sensoren für die aktive und passive Sicherheit (z.B. ABS, ESP)</li> <li>• Fahrerassistenzsysteme</li> <li>• Sensoren für die Luftgüteüberwachung</li> <li>• Abgassensoren</li> <li>• Sensoren für die Beschleunigung, Kraft, Druck, Drehzahl</li> <li>• Selbstüberwachung und Selbstkalibrierung für Robustheit</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über einen Überblick zu diversen Prinzipien und Realisierungsmöglichkeiten von Sensoren für Automobilanwendungen. Sie können eine gezielte Literaturrecherche durchführen, die gesammelten Informationen in einem technischen Bericht schriftlich zusammenfassen und sind in der Lage, diese einem Publikum zu präsentieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Automotive Sensor Systems (1 LVS)</li> <li>• S: Automotive Sensor Systems (3 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• 20-minütige mündliche Prüfung zu Automotive Sensor Systems (Prüfungsnummer: 42013)</li> <li>• schriftliche Ausarbeitung (technischer Bericht) zu Automotive Sensor Systems (Umfang: 2 Seiten, Bearbeitungszeit: 1 Woche) (Prüfungsnummer: 42004)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p> <p>Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• mündliche Prüfung zu Automotive Sensor Systems, Gewichtung 1</li> <li>• schriftliche Ausarbeitung (technischer Bericht) zu Automotive Sensor Systems, Gewichtung 1</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Automotive Systems**

<b>Modulnummer</b>	255010-002 (Version 02)
<b>Modulname</b>	Advanced Platforms for Automotive Systems
<b>Modulverantwortlich</b>	Professur Rechnerarchitekturen und -systeme
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Steuergeräte sind eingebettete Systeme, die eine Vielzahl an Funktionen im Fahrzeug realisieren. Sowohl die Anzahl der Steuergeräte als auch deren Vernetzung steigt in modernen Fahrzeugen stetig an. Um die Komplexität zu beherrschen, kommen spezifische Architekturen, Entwicklungsmethoden und -prozesse zum Einsatz. Dieses Modul bietet eine grundlegende Einführung in das Thema Entwicklung von Steuergeräten im Automobilbereich. Entlang des V-Modells werden die relevantesten Prozesse, Methoden und Technologien beleuchtet. Schwerpunkte hierbei sind:</p> <ul style="list-style-type: none"> <li>• Technischer Aufbau von Steuergeräten</li> <li>• Systemarchitekturen/Kommunikationsbusse, z.B. CAN, FlexRay, Automotive Ethernet etc.</li> <li>• Softwareplattform – AUTOSAR</li> <li>• Techniken zur Validierung und Verifikation</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, den Aufbau von Automotive-Steuergeräten zu beschreiben sowie deren Entwicklung darzustellen. Dabei können sie verschiedene Systemarchitekturen bzw. Bustechnologien benennen, deren Vorteile und Nachteile herausarbeiten sowie daraus einen spezifischen Einsatzzweck ableiten.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Advanced Platforms for Automotive Systems (2 LVS)</li> <li>• Ü: Advanced Platforms for Automotive Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden durch Methoden des E-Learning unterstützt und werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Advanced Platforms for Automotive Systems (Prüfungsnummer: 55511)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243032-505 (Version 01)
<b>Modulname</b>	Multisensorial Systems
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in die Modellierung vager Sachverhalte</li> <li>• Modellierung vager Sachverhalte mit Hilfe der Wahrscheinlichkeitstheorie</li> <li>• Modellierung dynamischer Systeme mit dem Schwerpunkt Zustandsraumbeschreibung</li> <li>• Dynamische Modelle und Störungsmodellierung</li> <li>• Messmodelle (u. a. Laser-Scanner, Radar, Videobilder)</li> <li>• Grundlagen der Schätztheorie</li> <li>• Kalman-Filterung</li> <li>• Kalman-Filter in Beispielen und Anwendungen</li> <li>• Kalman-Filter für das Tracking von Objekten (z.B. Fahrzeuge oder Fußgänger)</li> <li>• Multi-Kalman-Filter für das gleichzeitige Verfolgen mehrerer Objekte</li> <li>• Sensor-Daten-Fusion (u.a. Laser-Scanner und Videobilder)</li> <li>• Erweiterungen und Spezialfälle des Kalman-Filters</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten kennen die Grundlagen der Schätztheorie und der Fusion multivariater Daten.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Multisensorial Systems (3 LVS)</li> <li>• P: Multisensorial Systems (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Multisensorial Systems</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Multisensorial Systems (Prüfungsnummer: 42316)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Wintersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243032-507 (Version 02)
<b>Modulname</b>	Mobile Localization and Navigation
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Geschichtliche Entwicklung</li> <li>• Ortungssysteme</li> <li>• Mobiles Radar</li> <li>• Radarprinzip, Radargleichung</li> <li>• Auflösungsprinzipien</li> <li>• Parameterschätzverfahren, Stochastische Modelle</li> <li>• Navigationssysteme, Einführung in das Global Positioning System (GPS)</li> <li>• Ausbreitungseffekte und Schätzgenauigkeit</li> <li>• Rangingverfahren auf der Basis drahtloser Netztechnologien</li> <li>• Localization in Mobilien/Funknetzen</li> <li>• In-door Localization</li> <li>• Ausblick auf künftige Systeme</li> <li>• Techniken zur Navigation und Routenplanung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten kennen die Architektur und Funktionsweise von modernen mobilen Ortungs- und Navigationsverfahren, können die Genauigkeit und Fehler in der Positionierung bestimmen sowie Navigations- bzw. Routenberechnung umsetzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Mobile Localization and Navigation (3 LVS)</li> <li>• Ü: Mobile Localization and Navigation (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Mobile Localization and Navigation (Prüfungsnummer: 42318)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243032-509 (Version 02)
<b>Modulname</b>	Image Processing and Pattern Recognition
<b>Modulverantwortlich</b>	Professur Nachrichtentechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Farbtheorie und Farbmodelle in der Bildverarbeitung</li> <li>• Bildgewinnung, das analoge und digitale Bildsignal</li> <li>• Prinzipien der statistischen Bildbeschreibung</li> <li>• Elemente der zweidimensionalen Signaltheorie</li> <li>• LTI-Filter und Filterdesign</li> <li>• Einführung in die morphologische Bildverarbeitung</li> <li>• Segmentierung und Formrepräsentation</li> <li>• Mustererkennung und -klassifikation</li> <li>• Bewegtbildanalyse</li> <li>• Einführung in die Bildkodierungsverfahren (JPEG, MPEG)</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über fundierte und anwendungsbereite Kenntnisse zu den Methoden der Bildverarbeitung sowie zur Erkennung und Klassifizierung von Mustern in der Objekterkennung. Sie sind in der Lage, diese praktisch anzuwenden.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Image Processing and Pattern Recognition (3 LVS)</li> <li>• P: Image Processing and Pattern Recognition (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Image Processing and Pattern Recognition</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Image Processing and Pattern Recognition (Prüfungsnummer: 42320)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Sommersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243033-505 (Version 01)
<b>Modulname</b>	Digital Signal Processing 2
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Interpolation und Dezimation <ul style="list-style-type: none"> <li>○ Lineare Interpolation und nichtlineare Interpolation</li> <li>○ Sample Rate Konverter</li> <li>○ Entwurfsbeispiele</li> </ul> </li> <li>• Methoden der digitalen Signalverarbeitung <ul style="list-style-type: none"> <li>○ Diskrete Fouriertransformation (DFT)</li> <li>○ Diskrete Kosinustransformation (DCT)</li> <li>○ Anwendung von Windowing</li> <li>○ Digitale Signalgeneratoren</li> </ul> </li> <li>• Anwendungen der Digitalen Signalverarbeitung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über vertiefte Kenntnisse zur eindimensionalen Signalverarbeitung. Sie sind in der Lage, die erlernten Methoden zur Lösung eigener Probleme anzuwenden sowie Vor- und Nachteile einzelner Signalverarbeitungsalgorithmen abzuschätzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Digital Signal Processing 2 (1 LVS)</li> <li>• S: Digital Signal Processing 2 (3 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Digital Signal Processing 1
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Digital Signal Processing 2 (Prüfungsnummer: 41235)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243033-507 (Version 01)
<b>Modulname</b>	Computer Vision 2
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Grundlagen der Abbildungsgeometrie</li> <li>• Grundlagen und Anwendungen verschiedener Kameramodelle (Perspektivische Modelle, Omnidirektionale Modelle)</li> <li>• Grundlagen des stereoskopischen Sehens</li> <li>• 3D-Rekonstruktion von zweidimensionalen Bilddaten</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über Fachkenntnisse auf dem Gebiet der Geometrie der dreidimensionalen Bildentstehung und können diese im Bereich der dreidimensionalen Bildverarbeitung anwenden.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Computer Vision 2 (2 LVS)</li> <li>• Ü: Computer Vision 2 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Computer Vision 2 (Prüfungsnummer: 41228)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243033-508 (Version 01)
<b>Modulname</b>	Video Signal Processing
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Inhalt der Lehrveranstaltungen sind Digitale TV und Audio Standards sowie interaktive Systeme.</p> <ul style="list-style-type: none"> <li>• Digitale TV Standards</li> <li>• Video- und Audiosignal Komprimierung (z. B. JPEG, MPEG1, MPEG2, AAC)</li> <li>• Display Technologien</li> <li>• Digitale Übertragungsstandards (DVB-S, DVB-C, DVB-T, ISDB-T)</li> <li>• Encryption Technologies for Pay TV</li> <li>• Mobile TV-Standards (z. B. DVB-H, DVB-SH)</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über ein detailliertes Verständnis zu den verschiedenen Standards beim digitalen Fernsehen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Video Signal Processing (2 LVS)</li> <li>• Ü: Video Signal Processing (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Video Signal Processing (Prüfungsnummer: 41230)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 3 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 90 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243033-509 (Version 01)
<b>Modulname</b>	Programming and Data Analysis
<b>Modulverantwortlich</b>	Professur Digital- und Schaltungstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Im Rahmen des Moduls werden grundlegende Fähigkeiten zu einschlägigen Programmier- und Analysewerkzeugen des Scientific Computing vermittelt. Anhand von praxisnahen Beispielen werden Problemstellungen aus dem Bereich der Informationstechnik bearbeitet.</p> <p>Neben der Vermittlung von theoretischen Kenntnissen liegt der Fokus auf praxisnahen Implementierungen aus den Bereichen:</p> <ul style="list-style-type: none"> <li>• Daten I/O</li> <li>• Datenvisualisierung</li> <li>• Matrizenrechnung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten sind in der Lage, komplexe Programmieraufgaben selbständig praktisch umzusetzen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Programming and Data Analysis (1 LVS)</li> <li>• S: Programming and Data Analysis (4 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Grundkenntnisse zur objektorientierten Programmierung
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• praktische Umsetzung einer komplexen Programmieraufgabe (Bearbeitungszeit: 6 Wochen)</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 120-minütige Klausur zu Programming and Data Analysis (Prüfungsnummer: 41203)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243034-512 (Version 01)
<b>Modulname</b>	Antenna Engineering
<b>Modulverantwortlich</b>	Professur Hochfrequenztechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• Einführung in die Antennentechnik</li> <li>• Grundlagen der Antennentheorie (Definition, Antennenparameter)</li> <li>• Überblick über Antennentypen und Anwendungen</li> <li>• Einführung und Berechnung: Dipol, Yagi-Uta-Antenne, Patch-Antenne, Spiralantenne, Hornantenne</li> <li>• Methodik des Antennenentwurfs und Simulation</li> <li>• Live-Antennendesign und CST-Einführung</li> <li>• Herstellung von Antennen</li> <li>• Gedruckte Antennen</li> <li>• Array-Antennen</li> <li>• Live-Entwurf von Array-Antennen</li> <li>• Charakterisierung von Antennen</li> <li>• Live-Antennenmessung</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über umfangreiche theoretische und praktische Kenntnisse auf dem Gebiet der Antennenentwicklung vom Entwurf über die Simulation der Antenneneigenschaften bis zur Fertigung und Charakterisierung von ausgewählten Antennen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung, Übung und Praktikum.</p> <ul style="list-style-type: none"> <li>• V: Antenna Engineering (2 LVS)</li> <li>• Ü: Antenna Engineering (1 LVS)</li> <li>• P: Antenna Engineering (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• erfolgreich testiertes Praktikum Antenna Engineering</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Antenna Engineering (Prüfungsnummer: 41722)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Sommersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243035-502 (Version 01)
<b>Modulname</b>	Next Generation Internet
<b>Modulverantwortlich</b>	Professur Kommunikationsnetze
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• <b>Einführung und Grundlagen:</b> Grundbegriffe; Übertragungs- und Vermittlungstechnik; Kommunikationsprotokolle und Protokollmechanismen</li> <li>• <b>Grundlagen lokaler Netze (LANs):</b> Übersicht IEEE 802 LANs; Ethernet IEEE 802.3; VLANs</li> <li>• <b>Grundlagen des IP Networking:</b> Internet Protocol (TCP/IP); IP Addressing / NAT / DNS; IP Routing; MPLS</li> <li>• <b>Internet-Anwendungen:</b> Beispiel http-Protokoll</li> <li>• <b>Ausgewählte Mechanismen in IP Netzen:</b> Quality of Service (QoS) Mechanismen; Group Communication / Multicast; Mobility Mechanisms</li> <li>• <b>Hot Topics:</b> Software Defined Networking (SDN) and Network Functions Virtualization (NFV); Time Sensitive Networking (TSN) und Deterministic Networking (DetNet); Peer-to-Peer (P2P) Networks; Content Delivery Networks (CDNs)</li> <li>• <b>Netzicherheit:</b> Einführung und Grundlagen; Kryptographische Verfahren; Authentifizierungsmechanismen, Schlüsselmanagement und Zertifikate, PKI-Infrastruktur; Protokolle für die gesicherte Datenübertragung auf Sicherungsschicht (L2), Netzschicht (L3) und Transportschicht (L4); Überblick und Beispiele zu Cyber-Angriffen im Internet; Methoden zur Cyber-Angriffserkennung und -abwehr</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über detaillierte Kenntnisse zu lokalen Netzen (LANs) und IP-Netzen, zu ausgewählten Themen aus dem Bereich des Internets sowie zur Netzicherheit.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist die Vorlesung.</p> <ul style="list-style-type: none"> <li>• V: Next Generation Internet 1 (3 LVS)</li> <li>• V: Next Generation Internet 2 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Next Generation Internet (Prüfungsnummer: 41604)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Wintersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Signal Processing**

<b>Modulnummer</b>	243035-505 (Version 01)
<b>Modulname</b>	Advanced Mobile Networks
<b>Modulverantwortlich</b>	Professur Kommunikationsnetze
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u></p> <ul style="list-style-type: none"> <li>• <b>Grundlagen der Mobilkommunikation</b></li> <li>• <b>Details zu 2G, 3G und 4G Mobilfunksystemen:</b> Einführung; Systemarchitektur; Funkschnittstelle; Protokollarchitektur; Verbindungs- und Mobilitätsmanagement; Sicherheitskonzept; Dienstgüteunterstützung</li> <li>• <b>Mobilfunksysteme der 5. Generation (5G):</b> 5G Anforderungen; Low-latency Radio Interface; C-RAN / Flexible RAN Split Optionen; Network Slicing; Mobile Edge Computing; Ausblick (6G)</li> <li>• <b>WLAN / Wi-Fi (IEEE 802.11 Familie):</b> Einführung, System- und Protokollarchitektur; Funkschnittstelle: PHY- und MAC-Schicht; Dienstgüteunterstützung; Sicherheitskonzept; Unterstützung von Mobilität und Roaming; Netzmanagementaspekte; WLAN-Mesh; Ausblick (WiFi-7)</li> <li>• <b>Mobile Ad-Hoc-Netze (MANETs):</b> Einführung (Definition, Klassifikation, Anwendungsszenarien); Routingverfahren für MANETs</li> </ul> <p><u>Qualifikationsziele:</u> Die Studenten verfügen über detaillierte Kenntnisse zur Funktionsweise zellularer Mobilfunksysteme und kennen fortgeschrittene Konzepte, die bei Systemen der fünften Mobilfunkgeneration (5G) zum Einsatz kommen. Darüber hinaus sind sie vertraut mit dem Aufbau und der Funktionsweise von drahtlosen Netzen auf Basis von IEEE 802.11 (WLAN) sowie von mobilen Ad-Hoc-Netzen (MANET).</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Advanced Mobile Networks 1 (2 LVS)</li> <li>• Ü: Advanced Mobile Networks 1 (1 LVS)</li> <li>• V: Advanced Mobile Networks 2 (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 180-minütige Klausur zu Advanced Mobile Networks (Prüfungsnummer: 41602)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten und beginnt jeweils im Wintersemester.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf zwei Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Eingebettete Systeme**

<b>Modulnummer</b>	244038-506 (Version 01)
<b>Modulname</b>	Advanced Embedded Systems
<b>Modulverantwortlich</b>	Professur Mess-und Sensortechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Der Forschungsbereich der eingebetteten Systeme ist von ständigen Veränderungen und Weiterentwicklungen geprägt. Im Rahmen dieses Moduls werden aktuelle Entwicklungen auf diesem Gebiet aufgegriffen und den Studenten vorgestellt werden.</p> <p><u>Qualifikationsziele:</u> Die Studenten haben einen Überblick zu aktuellen Themen und Forschungsschwerpunkten im Bereich der eingebetteten Systeme.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Seminar.</p> <ul style="list-style-type: none"> <li>• V: Advanced Embedded Systems (2 LVS)</li> <li>• S: Advanced Embedded Systems (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Advanced Embedded Systems (Prüfungsnummer: 42015)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	220000-605 (Version 01)
<b>Modulname</b>	Optimierung für Nichtmathematiker
<b>Modulverantwortlich</b>	Studiendekan für alle Studiengänge der Fakultät für Mathematik (außer Studiengänge Data Science, MINT, Advanced and Computational Mathematics)
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die mathematische Optimierung beschäftigt sich mit der Aufgabe, eine Zielfunktion über einer gegebenen zulässigen Menge zu minimieren. Das Modul ist für nichtmathematische Studiengänge entworfen und gibt einen groben Überblick über Verfahren und Techniken zur Formulierung und Lösung von Klassen grundlegender Optimierungsprobleme sowie zur kritischen Interpretation der Lösungsinformation.</p> <p><u>Qualifikationsziele:</u> Optimierungsprobleme richtig zu formulieren und einzuordnen, sie zielführend zu modellieren, geeignete Lösungsverfahren aus Kenntnis der Grundlagen und dem Verständnis ihrer Arbeitsweise heraus zu wählen, Ergebnisse kritisch zu interpretieren und zu hinterfragen sowie einfache Lösungsverfahren selbst algorithmisch umzusetzen; Durch Gruppenarbeit in den Übungen wird die Teamfähigkeit gefördert.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Optimierung für Nichtmathematiker (2 LVS)</li> <li>• Ü: Optimierung für Nichtmathematiker (2 LVS)</li> </ul> <p>Die Lehrveranstaltungen können in deutscher oder in englischer Sprache abgehalten werden.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Vertrautheit mit Grundbegriffen aus linearer Algebra und mehrdimensionaler Differentialrechnung
<b>Verwendbarkeit des Moduls</b>	nichtmathematische Studiengänge mit mathematischer Grundlagenausbildung
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige mündliche Prüfung zu Optimierung für Nichtmathematiker (Prüfungsnummer: 22201)</li> </ul> <p>Die Prüfungsleistung kann in deutscher oder in englischer Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	In dem Modul werden 6 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 180 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	261033-310 (Version 01)
<b>Modulname</b>	Resource Efficiency from an Economic Perspective
<b>Modulverantwortlich</b>	Professur BWL III – Unternehmensrechnung und Controlling
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul gibt zunächst einen Überblick über die Verankerung von Ressourcen und Ressourceneffizienz in der Betriebswirtschaftslehre. Ausgehend von den disziplinspezifischen Ressourcen- bzw. Effizienzbegriffen werden anschließend Methoden der internen Unternehmensrechnung vorgestellt, mit deren Hilfe sich Ressourcenbedarfe und -verbräuche erfassen und analysieren lassen und die somit auch zu einer Bewertung und Steuerung der Ressourceneffizienz beitragen. Einzelthemen sind u. a.:</p> <ul style="list-style-type: none"> <li>• Ressourcen und Ressourceneffizienz in der Betriebswirtschaftslehre</li> <li>• Produktions- und Kostentheorie</li> <li>• Kostenrechnung</li> <li>• Investitionsrechnung</li> <li>• Ausgewählte Ansätze des Kostenmanagements</li> </ul> <p><u>Qualifikationsziele:</u> Die Teilnehmer des Moduls erlangen Wissen über die betriebswirtschaftliche Sichtweise auf Ressourcen und Ressourceneffizienz und die Produktions- und Kostentheorie, unter anderem über Produktionsfunktionen. Sie können ausgewählte Methoden der Kostenrechnung und des Kostenmanagements sowie der Investitionsrechnung anwenden und beurteilen.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Vorlesung und Übung.</p> <ul style="list-style-type: none"> <li>• V: Resource Efficiency from an Economic Perspective (2 LVS)</li> <li>• Ü: Resource Efficiency from an Economic Perspective (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 90-minütige Klausur zu Resource Efficiency from an Economic Perspective (Prüfungsnummer: 61424)</li> </ul> <p>Die Prüfungsleistung ist in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 5 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr im Wintersemester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Nichttechnisches Vertiefungsmodul**

<b>Modulnummer</b>	281500-001 (Version 03)
<b>Modulname</b>	Kommunikation und Führung / Communication and Leadership
<b>Modulverantwortlich</b>	Geschäftsführender Direktor des Instituts für Psychologie
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beschäftigt sich mit der Kommunikation im Führungskontext. Behandelt werden Führungsstile, Verhandlungsgespräche mit Geschäftspartnern sowie Mitarbeitergespräche (Zielvereinbarungen, Leistungsrückmeldungen, Konfliktklärung, Motivation etc.). Themen sind dabei: Kommunikationsmodelle, Gesprächsplanung und -steuerung, aktives Zuhören und Fragetechniken sowie Stile der Selbstpräsentation. Theoretische Hintergrundinformationen werden durch praktische Übungen ergänzt.</p> <p><u>Qualifikationsziele:</u> Die Studenten besitzen Basiswissen zur Kommunikation im Führungskontext. Sie haben einen Überblick über verschiedene Führungsstile, Möglichkeiten der Selbstpräsentation und die Grundlagen der Verhandlung und Mitarbeiterkommunikation. Sie kennen gängige Kommunikationsmodelle, Gesprächsformen und Kommunikationstechniken. Die Studenten können dieses Wissen selbstständig zur Planung und Durchführung von Gesprächen im Führungskontext einsetzen. Sie sind in der Lage, die kommunikativen und sozialen Anforderungen ihres beruflichen Settings zu reflektieren und bei ihrem Handeln zu berücksichtigen.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Seminar. Aus den nachfolgend genannten Lehrveranstaltungen ist eine Lehrveranstaltung auszuwählen:</p> <ul style="list-style-type: none"> <li>• S: Kommunikation und Führung (2 LVS) Die Lehrveranstaltung wird in deutscher Sprache abgehalten.</li> </ul> <p>oder</p> <ul style="list-style-type: none"> <li>• S: Communication and Leadership (2 LVS) Die Lehrveranstaltung wird in englischer Sprache abgehalten.</li> </ul> <p>Das Modul wird als Blockseminar angeboten. Dieses umfasst eine Einführungsveranstaltung und zwei 2-tägige Blocktermine.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	Die erfolgreiche Ablegung der Modulprüfung ist Voraussetzung für die Vergabe von Leistungspunkten.
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• 30-minütige Präsentation zu Kommunikation und Führung (Prüfungsnummer: 82424) Die Prüfungsleistung ist in deutscher Sprache zu erbringen.</li> </ul> <p>oder</p> <ul style="list-style-type: none"> <li>• 30-minütige Präsentation zu Communication and Leadership (Prüfungsnummer: 82430) Die Prüfungsleistung ist in englischer Sprache zu erbringen.</li> </ul>

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Leistungspunkte und Noten</b>	In dem Modul werden 5 Leistungspunkte erworben. Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.
<b>Häufigkeit des Angebots</b>	Das Modul wird in der Regel in jedem Semester angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 150 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Forschung und Praktikum**

<b>Modulnummer</b>	240100-431 (Version 01)
<b>Modulname</b>	Research Internship
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems an der Fakultät für Elektrotechnik und Informationstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Die Studenten bearbeiten selbständig eine praktische Aufgabe auf dem Gebiet der Elektrotechnik und Informationstechnik. Diese sollte einen engen Zusammenhang mit dem Themenbereich der eingebetteten Systeme aufweisen. Die praktische Ausbildung erfolgt im Rahmen einer 20-wöchigen Tätigkeit im Umfang von insgesamt 800 AS in einem Unternehmen oder in einer Forschungs- bzw. Entwicklungseinrichtung und ist in der Regel in Deutschland zu absolvieren.</p> <p>Vor Beginn des Praktikums ist von einer Professur der Fakultät für Elektrotechnik und Informationstechnik schriftlich zu bestätigen, dass die an der Praktikumeinrichtung zu bearbeitende Aufgabenstellung thematisch passend und hinsichtlich des Niveaus im vorliegenden Masterstudiengang angemessen ist.</p> <p><u>Qualifikationsziele:</u> Der Student ist in der Lage, eine ingenieurtechnische Problemstellung in der Praxis selbständig zu bearbeiten, die Ergebnisse in schriftlicher Form festzuhalten und diese einem Fachpublikum zu präsentieren. Darüber hinaus kann er sich fehlende Kenntnisse, die zur Realisierung der Aufgaben notwendig sind, durch einen fachlichen Austausch mit anderen Ingenieuren oder durch eine selbständige Recherche in der Fachliteratur aneignen.</p>
<b>Lehrformen</b>	<p>Lehrform des Moduls ist das Praktikum.</p> <ul style="list-style-type: none"> <li>• P: Research Internship (800 AS)</li> </ul>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	Deutschkenntnisse auf dem Niveau B2 des Europäischen Referenzrahmens für Sprachen
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind:</p> <ul style="list-style-type: none"> <li>• Module im Umfang von mindestens 30 LP</li> <li>• die schriftliche Bestätigung der Praktikumsaufgabe durch eine Professur der Fakultät für Elektrotechnik und Informationstechnik vor Beginn des Praktikums</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• Erstellung eines schriftlichen Praktikumsberichtes (Umfang: ca. 30 Seiten, Bearbeitungszeit: 3 Wochen) und Vorstellung der Inhalte des Praktikumsberichtes in Form eines 30-minütigen Kolloquiums (Prüfungsnummer: 40002)</li> </ul>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 30 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 900 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Vertiefungsmodul Forschung und Praktikum**

<b>Modulnummer</b>	240100-631 (Version 01)
<b>Modulname</b>	Research Project
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems an der Fakultät für Elektrotechnik und Informationstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Der Student erarbeitet an einer Professur der Fakultät für Elektrotechnik und Informationstechnik selbständig die Lösung zu einer praktisch orientierten Aufgabe aus dem Bereich Embedded Systems.</p> <p>Das Modul ist entsprechend der Aufgabenstellung selbständig zu bearbeiten. Der wissenschaftliche Betreuer des Research Projects ist regelmäßig zu konsultieren.</p> <p>Das Modul gliedert sich in 3 Meilensteine:</p> <ul style="list-style-type: none"> <li>• MS1: Ausgabe des Themas (1. Woche)</li> <li>• MS2: Vorstellen der Lösungskonzeption (4. Woche)</li> <li>• MS3: Abgabe der schriftlichen Ausarbeitung, Präsentation der Ergebnisse (15. Woche)</li> </ul> <p>Das Thema der Projektarbeit ist vor dem Beginn der Bearbeitung von der betreuenden Professur schriftlich zu bestätigen.</p> <p><u>Qualifikationsziele:</u> Der Student ist in der Lage, eine ingenieurtechnische Forschungsaufgabe selbständig zu lösen, die Ergebnisse zu dokumentieren, zu analysieren und zu präsentieren.</p>
<b>Lehrformen</b>	<p>Lehrformen des Moduls sind Seminar und Projekt.</p> <ul style="list-style-type: none"> <li>• S: Research Project (1 LVS)</li> <li>• PR: Research Project (1 LVS)</li> </ul> <p>Die Lehrveranstaltungen werden in englischer Sprache abgehalten.</p>
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzung für die Prüfungsleistung und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzung ist folgende Prüfungsvorleistung (unbegrenzt wiederholbar):</p> <ul style="list-style-type: none"> <li>• schriftliche Ausarbeitung des Konzeptes der Projektarbeit einschließlich Zeit- und Ressourcenplan für die weitere Bearbeitung der Aufgabe (Umfang: 2-5 Seiten, Bearbeitungszeit: 4 Wochen) und Vorstellung des Konzeptes in Form einer 10-minütigen mündlichen Präsentation</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus einer Prüfungsleistung:</p> <ul style="list-style-type: none"> <li>• schriftliche Ausarbeitung (Umfang: 20–30 Seiten, Bearbeitungszeit: 11 Wochen) zum Thema der Projektarbeit und 20-minütige mündliche Präsentation der Ergebnisse der Projektarbeit (Prüfungsnummer: 40003)</li> </ul> <p>Die Prüfungsleistung kann in englischer oder in deutscher Sprache erbracht werden.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 10 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistung und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 300 AS.

---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**

<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.
-------------------------	---

**Anlage 2: Modulbeschreibung zum englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science**
**Modul Master-Arbeit**

<b>Modulnummer</b>	240100-831 (Version 01)
<b>Modulname</b>	Master Thesis
<b>Modulverantwortlich</b>	Studiendekan für den Masterstudiengang Embedded Systems an der Fakultät für Elektrotechnik und Informationstechnik
<b>Inhalte und Qualifikationsziele</b>	<p><u>Inhalte:</u> Das Modul beinhaltet die Erstellung der Masterarbeit zu einer ingenieurwissenschaftlichen Aufgabe, deren schriftliche Darstellung und eine mündliche Prüfung. Das Thema der Masterarbeit soll auf dem Gebiet der Embedded Systems liegen. Der Student wird dabei von einem wissenschaftlichen Betreuer der Fakultät unterstützt.</p> <p><u>Qualifikationsziele:</u> Der Student ist in der Lage, eine ingenieurwissenschaftliche Aufgabenstellung zu bearbeiten, Lösungswege und Ergebnisse schriftlich darzustellen und diese zu präsentieren.</p>
<b>Lehrformen</b>	Das Modul ist entsprechend der Aufgabenstellung selbständig zu bearbeiten. Der wissenschaftliche Betreuer der Masterarbeit ist regelmäßig zu konsultieren.
<b>Voraussetzungen für die Teilnahme (empfohlene Kenntnisse und Fähigkeiten)</b>	keine
<b>Verwendbarkeit des Moduls</b>	---
<b>Voraussetzungen für die Vergabe von Leistungspunkten</b>	<p>Die Erfüllung der Zulassungsvoraussetzungen für die einzelnen Prüfungsleistungen und die erfolgreiche Ablegung der Modulprüfung sind Voraussetzungen für die Vergabe von Leistungspunkten.</p> <p>Zulassungsvoraussetzungen sind:</p> <ul style="list-style-type: none"> <li>• für die Anfertigung der Masterarbeit: Module im Umfang von mindestens 82 LP</li> <li>• für den mündlichen Vortrag mit anschließendem Kolloquium: alle Module (außer Modul Master Thesis)</li> </ul>
<b>Modulprüfung</b>	<p>Die Modulprüfung besteht aus zwei Prüfungsleistungen. Im Einzelnen sind folgende Prüfungsleistungen zu erbringen:</p> <ul style="list-style-type: none"> <li>• Masterarbeit (Umfang: ca. 60 Seiten; Bearbeitungszeit: 23 Wochen) (Prüfungsnummer: 9110)</li> <li>• 30-minütiger mündlicher Vortrag mit anschließendem maximal 15-minütigem Kolloquium (Prüfungsnummer: 9120)</li> </ul> <p>Die Prüfungsleistungen sind in englischer Sprache zu erbringen.</p>
<b>Leistungspunkte und Noten</b>	<p>In dem Modul werden 30 Leistungspunkte erworben.</p> <p>Die Bewertung der Prüfungsleistungen und die Bildung der Modulnote sind in § 10 der Prüfungsordnung geregelt.</p> <p>Prüfungsleistungen:</p> <ul style="list-style-type: none"> <li>• Masterarbeit, Gewichtung 7 – Bestehen erforderlich</li> <li>• mündlicher Vortrag mit anschließendem Kolloquium, Gewichtung 3 – Bestehen erforderlich</li> </ul>
<b>Häufigkeit des Angebots</b>	Das Modul wird in jedem Studienjahr angeboten.
<b>Arbeitsaufwand</b>	Das Modul umfasst einen Gesamtarbeitsaufwand der Studenten von 900 AS.
<b>Dauer des Moduls</b>	Bei regulärem Studienverlauf erstreckt sich das Modul auf ein Semester.

**Prüfungsordnung für den englischsprachigen konsekutiven Studiengang  
Embedded Systems  
mit dem Abschluss Master of Science (M.Sc.)  
an der Technischen Universität Chemnitz  
Vom 30. Mai 2023**

Aufgrund von § 13 Abs. 4 i. V. m. § 34 Abs. 1 des Gesetzes über die Freiheit der Hochschulen im Freistaat Sachsen (Sächsisches Hochschulfreiheitsgesetz – SächsHSFG) in der Fassung der Bekanntmachung vom 15. Januar 2013 (SächsGVBl. S. 3), das zuletzt durch das Gesetz vom 1. Juni 2022 (SächsGVBl. S. 381) geändert worden ist, hat der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik der Technischen Universität Chemnitz die folgende Prüfungsordnung erlassen:

**Inhaltsübersicht**

**Teil 1: Allgemeine Bestimmungen**

- § 1 Regelstudienzeit
- § 2 Prüfungsaufbau
- § 3 Fristen
- § 4 Zulassungsverfahren, Bekanntgabe von Prüfungsterminen und Prüfungsergebnissen
- § 5 Arten der Prüfungsleistungen
- § 6 Mündliche Prüfungsleistungen
- § 7 Klausurarbeiten und sonstige schriftliche Arbeiten, Antwort-Wahl-Verfahren
- § 8 Alternative Prüfungsleistungen
- § 9 Projektarbeiten
- § 10 Bewertung der Prüfungsleistungen, Bildung und Gewichtung der Noten
- § 11 Rücknahme der Anmeldung, Versäumnis, Rücktritt
- § 12 Täuschung, Ordnungsverstoß, Mängel im Prüfungsverfahren
- § 13 Bestehen und Nichtbestehen von Prüfungen
- § 14 Wiederholung von Modulprüfungen
- § 15 Anrechnung von Studienzeiten, Studienleistungen und Prüfungsleistungen
- § 16 Prüfungsausschuss
- § 17 Prüfer und Beisitzer
- § 18 Zweck der Masterprüfung
- § 19 Ausgabe des Themas, Abgabe, Bewertung und Wiederholung der Masterarbeit
- § 20 Zeugnis und Masterurkunde
- § 21 Ungültigkeit der Masterprüfung
- § 22 Einsicht in die Prüfungsakte
- § 23 Widerspruchsverfahren

**Teil 2: Fachspezifische Bestimmungen**

- § 24 Studienaufbau und Studienumfang
- § 25 Gegenstand, Art und Umfang der Masterprüfung
- § 26 Bearbeitungszeit der Masterarbeit, Kolloquium
- § 27 Hochschulgrad

**Teil 3: Schlussbestimmungen**

- § 28 Inkrafttreten und Veröffentlichung, Übergangsregelung

Aus Gründen der besseren Lesbarkeit wird im Folgenden in der Regel das generische Maskulinum verwendet. Sämtliche Personenbezeichnungen gelten selbstverständlich für alle Geschlechter.

## **Teil 1**

### **Allgemeine Bestimmungen**

#### **§ 1**

##### **Regelstudienzeit**

Der Studiengang hat eine Regelstudienzeit von vier Semestern (zwei Jahren). Die Regelstudienzeit umfasst das Studium sowie alle Modulprüfungen einschließlich des Moduls Master-Arbeit.

#### **§ 2**

##### **Prüfungsaufbau**

- (1) Die Masterprüfung besteht aus Modulprüfungen. Modulprüfungen bestehen in der Regel aus einer Prüfungsleistung. Modulprüfungen werden studienbegleitend abgenommen.
- (2) Für die Zulassung zu einer Prüfungsleistung können Leistungsnachweise (Prüfungsvorleistungen) gefordert sowie sonstige Anforderungen bestimmt werden.
- (3) Jeweils vorgesehene Prüfungsleistungen und Zulassungsvoraussetzungen werden in den Modulbeschreibungen festgelegt.

#### **§ 3**

##### **Fristen**

- (1) Die Masterprüfung soll innerhalb der Regelstudienzeit abgelegt werden.
- (2) Durch das Lehrangebot wird sichergestellt, dass Prüfungsvorleistungen und Modulprüfungen in den in der Studienordnung vorgesehenen Zeiträumen (Prüfungsleistungen in der Regel im Anschluss an die Vorlesungszeit) abgelegt werden können.

#### **§ 4**

##### **Zulassungsverfahren, Bekanntgabe von Prüfungsterminen und Prüfungsergebnissen**

- (1) Die Masterprüfung kann nur ablegen, wer
  1. in den Masterstudiengang Embedded Systems an der Technischen Universität Chemnitz immatrikuliert ist und
  2. die Masterprüfung im gleichen Studiengang nicht endgültig nicht bestanden hat und
  3. die im Einzelnen in den Modulbeschreibungen für die jeweilige Prüfungsleistung festgelegten Zulassungsvoraussetzungen erbracht hat.
- (2) Die Zulassung zur Masterprüfung ist für jede Prüfungsleistung innerhalb des vom Zentralen Prüfungsamt für die jeweilige Prüfungsleistung festgelegten Anmeldezeitraums, welcher spätestens drei Wochen vor dem Prüfungstermin endet, schriftlich oder elektronisch unter Nutzung des SBservice beim Zentralen Prüfungsamt zu beantragen. Wurde vom Zentralen Prüfungsamt für eine Prüfungsleistung kein Anmeldezeitraum festgelegt, ist der Antrag bis spätestens drei Wochen vor dem Prüfungstermin einzureichen. Dem Antrag sind beizufügen:
  1. eine Angabe des Moduls, auf das sich die Prüfungsleistung beziehen soll,
  2. eine Erklärung des Prüflings zum Vorliegen der in Absatz 1 genannten Zulassungsvoraussetzungen,
  3. eine Erklärung des Prüflings darüber, dass die Prüfungsordnung bekannt ist und ob er bereits eine Masterprüfung im gleichen Studiengang nicht bestanden oder endgültig nicht bestanden hat oder ob er sich in einem laufenden Prüfungsverfahren befindet.
- (3) Über die Zulassung nach Absatz 2 entscheidet der Prüfungsausschuss, in dringenden Fällen dessen Vorsitzender.
- (4) Personen, die sich das in der Studien- und Prüfungsordnung geforderte Wissen und Können angeeignet haben, können in Abweichung von Absatz 1 Nr. 1 den berufsqualifizierenden Abschluss als Externer in einer Hochschulprüfung erwerben. Über den Antrag auf Zulassung zur Masterprüfung sowie über das Prüfungsverfahren und über die zu erbringenden Prüfungsleistungen, die den Anforderungen der Prüfungsordnung entsprechen müssen, entscheidet der Prüfungsausschuss.
- (5) Die Zulassung zu einer Prüfungsleistung der Masterprüfung darf nur abgelehnt werden, wenn
  1. die in Absatz 1 genannten Voraussetzungen oder die Verfahrensvorschriften nach Absatz 2 nicht erfüllt sind,
  2. die gemäß Absatz 2 Satz 3 vorzulegenden Unterlagen unvollständig sind oder
  3. der Prüfling im gleichen Studiengang die Masterprüfung endgültig nicht bestanden hat.
- (6) Die Zulassung zu einer Prüfungsleistung wird spätestens zwei Wochen vor Prüfungsbeginn durch das Zentrale Prüfungsamt über den SBservice bekannt gegeben. Der Student ist verpflichtet, die ordnungsgemäße Anmeldung im SBservice zu überprüfen. Stehen Module oder innerhalb eines Moduls Prüfungsleistungen zur Wahl, gelten die vom Studenten gewählten Prüfungsleistungen ab der Zulassung als verpflichtend zu erbringende Prüfungsleistungen, sofern nicht die Anmeldung zu Prüfungsleistungen rechtzeitig zurückgenommen oder der Rücktritt von Prüfungsleistungen wirksam erklärt wurde.

(7) Der Prüfling wird rechtzeitig über die Termine, zu denen die Modulprüfungen zu erbringen sind, und über die Aus- und Abgabezeitpunkte von Hausarbeiten und der Masterarbeit informiert. Die Bekanntgabe von Prüfungsterminen, Zulassungen und Prüfungsergebnissen erfolgt im Zentralen Prüfungsamt sowie im SBservice. Das Nichtbestehen und das endgültige Nichtbestehen von Modulprüfungen werden dem Prüfling zusätzlich schriftlich bekannt gegeben.

## **§ 5 Arten der Prüfungsleistungen**

- (1) Prüfungsleistungen sind
  1. mündlich (§ 6) und/oder
  2. durch Klausurarbeiten und sonstige schriftliche Arbeiten sowie Aufgaben im Antwort-Wahl-Verfahren (§ 7) und/oder
  3. durch alternative Prüfungsleistungen (§ 8) und/oder
  4. durch Projektarbeiten (§ 9) zu erbringen.
- (2) Macht ein Prüfling durch ein ärztliches Zeugnis glaubhaft, dass er wegen chronischer Krankheit oder Behinderung nicht in der Lage ist, Prüfungsleistungen ganz oder teilweise in der in der jeweiligen Modulbeschreibung vorgesehenen Form abzulegen, so soll der Prüfungsausschuss dem Prüfling auf Antrag gestatten, gleichwertige Prüfungsleistungen in einer anderen Form zu erbringen.
- (3) Die Prüfungssprache ist Englisch. In den Modulbeschreibungen ist geregelt, welche Prüfungsvorleistungen und Prüfungsleistungen in deutscher Sprache zu erbringen sind oder erbracht werden können. Auf Antrag des Prüflings können Prüfungsleistungen in deutscher Sprache erbracht werden. Der Antrag begründet keinen Rechtsanspruch.
- (4) Über Hilfsmittel, die bei einer Prüfungsleistung benutzt werden dürfen, entscheidet der Prüfer. Die zugelassenen Hilfsmittel sind rechtzeitig bekannt zu geben.

## **§ 6 Mündliche Prüfungsleistungen**

- (1) Durch mündliche Prüfungsleistungen soll der Prüfling nachweisen, dass er die Zusammenhänge des Prüfungsgebietes erkennt und spezielle Fragestellungen in diese Zusammenhänge einordnen kann. Ferner soll festgestellt werden, ob der Prüfling über ein dem Stand des Studiums entsprechendes Wissen und Können verfügt.
- (2) Mündliche Prüfungsleistungen sind von mehreren Prüfern oder von einem Prüfer in Gegenwart eines sachkundigen Beisitzers abzunehmen.
- (3) Mündliche Prüfungsleistungen können als Gruppen- oder als Einzelprüfungsleistungen abgelegt werden. Die Prüfungsdauer für jeden einzelnen Prüfling beträgt mindestens 15 Minuten und höchstens 45 Minuten. Die jeweilige konkrete Dauer der einzelnen mündlichen Prüfungsleistungen wird in den Modulbeschreibungen festgelegt.
- (4) Im Rahmen von mündlichen Prüfungsleistungen können auch Aufgaben mit angemessenem Umfang zur schriftlichen Behandlung gestellt werden, wenn dadurch der mündliche Charakter der Prüfungsleistung gewahrt bleibt.
- (5) Die wesentlichen Gegenstände, Dauer, Verlauf und Note der mündlichen Prüfungsleistung sind in einem Protokoll festzuhalten, das von den Prüfern bzw. bei Gegenwart eines Beisitzers von dem Prüfer und dem Beisitzer zu unterzeichnen ist. Ergebnis und Note sind dem Prüfling jeweils im Anschluss an die mündliche Prüfungsleistung bekannt zu geben; dabei sind die Vorgaben des Datenschutzrechts zu beachten. Das Protokoll ist der Prüfungsakte beizufügen.
- (6) Studenten, die sich zu einem späteren Prüfungszeitraum der gleichen Prüfung unterziehen wollen, können nach Maßgabe der räumlichen Verhältnisse durch den/die Prüfer als Zuhörer zugelassen werden, es sei denn, der Prüfling widerspricht. Die Zulassung erstreckt sich nicht auf die Beratung und Bekanntgabe des Prüfungsergebnisses.
- (7) In begründeten Ausnahmefällen kann der Prüfungsausschuss beschließen, dass in der folgenden Prüfungsperiode anstelle der in der Modulbeschreibung vorgesehenen mündlichen Prüfung eine schriftliche Prüfung stattfindet. Die dafür vorgesehene Prüfungsdauer ist festzulegen. Der Beschluss des Prüfungsausschusses ist zum Beginn des jeweiligen Semesters bekannt zu geben.

## **§ 7 Klausurarbeiten und sonstige schriftliche Arbeiten, Antwort-Wahl-Verfahren**

- (1) Die schriftlichen Prüfungsleistungen umfassen Klausurarbeiten und sonstige schriftliche Arbeiten, in denen der Prüfling nachweist, dass er auf der Basis des notwendigen Grundlagenwissens in begrenzter Zeit mit den gängigen Methoden seines Faches Aufgaben lösen bzw. Themen bearbeiten kann. Bei schriftlichen Prüfungsleistungen können dem Prüfling Themen bzw. Aufgaben zur Auswahl gegeben werden.

(2) Schriftliche Prüfungsleistungen, deren Bestehen Voraussetzung für die Fortsetzung des Studiums ist, werden in der Regel von zwei Prüfern bewertet. Das Bewertungsverfahren soll vier Wochen nicht überschreiten.

(3) Die Dauer von schriftlichen Prüfungsleistungen darf 60 Minuten nicht unterschreiten und die Höchstdauer von 300 Minuten nicht überschreiten. Die jeweilige konkrete Dauer der einzelnen schriftlichen Prüfungsleistungen wird in den Modulbeschreibungen festgelegt.

(4) In begründeten Ausnahmefällen kann der Prüfungsausschuss beschließen, dass in der folgenden Prüfungsperiode anstelle der in der Modulbeschreibung vorgesehenen schriftlichen Prüfung eine mündliche Prüfung stattfindet. Die dafür vorgesehene Prüfungsdauer ist festzulegen. Der Beschluss des Prüfungsausschusses ist zum Beginn des jeweiligen Semesters bekannt zu geben.

(5) Prüfungsleistungen können auch im Antwort-Wahl-Verfahren (Multiple choice) abgeprüft werden. Die Aufgaben für das Antwort-Wahl-Verfahren sind in der Regel durch zwei Prüfer zu entwerfen. Die Antwort-Wahl-Aufgaben werden als Einfach-Wahlaufgaben (stets nur eine korrekte Antwort möglich) und/oder Mehrfach-Wahlaufgaben (eine oder mehrere korrekte Antwort/en möglich) gestellt. Die Aufgaben müssen auf die für das jeweilige Modul erforderlichen Kenntnisse ausgerichtet sein und zuverlässige Prüfungsergebnisse ermöglichen. Bei der Aufstellung der Aufgaben ist neben dem Bewertungsmaßstab (Punktzahl, Gewichtungsfaktor) auch festzulegen, welche Antworten als zutreffend anerkannt werden. Die Aufgaben sind vor der Feststellung des Prüfungsergebnisses durch die Prüfer darauf zu überprüfen, ob sie gemessen an den Anforderungen gemäß Satz 4 fehlerhaft sind. Ergibt die Überprüfung, dass einzelne Aufgaben fehlerhaft sind, sind diese bei der Feststellung des Prüfungsergebnisses nicht zu berücksichtigen und die Zahl der für die Ermittlung des Prüfungsergebnisses zu berücksichtigenden Aufgaben mindert sich entsprechend. Die Verminderung der Aufgabenzahl darf sich nicht zum Nachteil des Prüflings auswirken. Die Auswertung der Aufgaben im Antwort-Wahl-Verfahren kann automatisiert erfolgen.

## § 8

### Alternative Prüfungsleistungen

(1) Alternative Prüfungsleistungen werden insbesondere im Rahmen von Seminaren, Praktika, Planspielen oder Übungen erbracht. Die Leistung erfolgt insbesondere in Form von schriftlichen Ausarbeitungen, Hausarbeiten, Referaten oder protokollierten praktischen Leistungen im Rahmen einer oder mehrerer Lehrveranstaltung/en. Die Leistungen müssen individuell zurechenbar sein und werden für jeden Prüfling gesondert bewertet. Bei Hausarbeiten und in der Regel bei anderen schriftlichen Ausarbeitungen hat der Prüfling zu versichern, dass er diese selbständig angefertigt und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt hat.

(2) Für die Bewertung von alternativen Prüfungsleistungen gelten § 6 Abs. 2 und 5 und § 7 Abs. 2 entsprechend.

(3) Dauer und Umfang von alternativen Prüfungsleistungen werden in den Modulbeschreibungen festgelegt.

## § 9

### Projektarbeiten

(1) Projektarbeiten werden als Einzel- oder Gruppenarbeiten durchgeführt. Hierbei wird in der Regel die Fähigkeit zur Teamarbeit und insbesondere zur Entwicklung, Durchsetzung und Präsentation von Konzepten nachgewiesen. Die Leistungen müssen individuell zurechenbar sein und werden für jeden Prüfling gesondert bewertet. Bei Projektarbeiten soll der Prüfling nachweisen, dass er an einer größeren Aufgabe Ziele definieren sowie interdisziplinäre Lösungsansätze und Konzepte erarbeiten kann. Eine Projektarbeit besteht in der Regel aus der mündlichen Präsentation und einer schriftlichen Auswertung oder Dokumentation der Ergebnisse.

(2) Für Projektarbeiten, deren Bestehen Voraussetzung für die Fortsetzung des Studiums ist, gelten § 6 Abs. 2 und 5 und § 7 Abs. 2 entsprechend.

(3) Die Dauer der mündlichen Präsentation und der Umfang der schriftlichen Ausarbeitung werden in der Modulbeschreibung festgelegt.

## § 10

### Bewertung der Prüfungsleistungen, Bildung und Gewichtung der Noten

(1) Die Noten für die einzelnen Prüfungsleistungen werden von den jeweiligen Prüfern festgesetzt. Für die Bewertung von Prüfungsleistungen sind folgende Noten zu verwenden; abweichend davon gilt für Prüfungsleistungen im Antwort-Wahl-Verfahren (Multiple choice) Absatz 6:

- |                  |   |
|------------------|---|
| 1 - sehr gut     | (eine hervorragende Leistung),  |
| 2 - gut          | (eine Leistung, die erheblich über den durchschnittlichen Anforderungen liegt), |
| 3 - befriedigend | (eine Leistung, die den durchschnittlichen Anforderungen entspricht),           |
| 4 - ausreichend  | (eine Leistung, die trotz ihrer Mängel noch den Anforderungen genügt),          |

5 - nicht ausreichend (eine Leistung, die wegen erheblicher Mängel den Anforderungen nicht mehr genügt).

Zur differenzierten Bewertung von Prüfungsleistungen können einzelne Noten um 0,3 auf Zwischenwerte erhöht oder erniedrigt werden; die Noten 0,7, 4,3, 4,7 und 5,3 sind dabei ausgeschlossen. Wird eine Prüfungsleistung von zwei oder mehreren Prüfern bewertet, ergibt sich die Note der Prüfungsleistung aus dem arithmetischen Mittel der Einzelbewertungen. Dabei wird nur die erste Dezimalstelle hinter dem Komma ohne Rundung berücksichtigt; alle weiteren Stellen werden gestrichen. Die Prüfer können die durch Bildung des arithmetischen Mittels errechnete Note der Prüfungsleistung auf eine gemäß den Sätzen 2 und 3 zulässige Note auf- oder abrunden. Ergibt sich ein Notenwert von größer als 4,0, ist die Bewertung der Prüfungsleistung „nicht ausreichend“.

(2) Besteht eine Modulprüfung aus mehreren Prüfungsleistungen, errechnet sich die Modulnote aus dem gemäß Modulbeschreibung gewichteten arithmetischen Mittel der Noten der einzelnen Prüfungsleistungen, ansonsten ergibt die Note der Prüfungsleistung die Modulnote. Für die Bildung des arithmetischen Mittels gilt Absatz 1 Satz 5 entsprechend. Die Modulnoten entsprechen den folgenden Prädikaten:

bei einem Durchschnitt bis einschließlich 1,5	- sehr gut,
bei einem Durchschnitt von 1,6 bis einschließlich 2,5	- gut,
bei einem Durchschnitt von 2,6 bis einschließlich 3,5	- befriedigend,
bei einem Durchschnitt von 3,6 bis einschließlich 4,0	- ausreichend,
bei einem Durchschnitt ab 4,1	- nicht ausreichend.

(3) Für das Bestehen des Moduls Master-Arbeit ist notwendig, dass die Masterarbeit von beiden Prüfern mindestens mit „ausreichend“ (4,0) bewertet wird. Die Note für die Masterarbeit errechnet sich aus dem arithmetischen Mittel der Noten der beiden Prüfer.

(4) Für die Masterprüfung wird eine Gesamtnote gebildet. Die Gesamtnote errechnet sich aus dem gewichteten arithmetischen Mittel der Modulnoten einschließlich der Note des Moduls Master-Arbeit (vgl. § 25). Für die Bildung der Gesamtnote gelten Absatz 1 Satz 5 und Absatz 2 Satz 3 entsprechend.

(5) Werden Studienleistungen als Prüfungsleistungen angerechnet (Anrechenbare Studienleistungen), müssen sie in Art und Umfang Prüfungsleistungen entsprechen. Die Masterprüfung darf nicht überwiegend durch Anrechnung von Studienleistungen erbracht werden. Über die Anrechnung entscheidet der Prüfungsausschuss.

(6) Eine im Antwort-Wahl-Verfahren erbrachte Prüfungsleistung ist bestanden, wenn der Prüfling die Mindestpunktzahl erreicht hat. Die Mindestpunktzahl ist der geringere der beiden nachstehenden Grenzwerte:

1. 50 Prozent der erzielbaren Punkte (absolute Bestehensgrenze) oder
2. um 10 Prozent reduzierte Punktzahl der von den Prüflingen durchschnittlich erzielten Punkte, jedoch mindestens 40 Prozent der erzielbaren Punkte (relative Bestehensgrenze).

Hat der Prüfling die erforderliche Mindestpunktzahl erreicht, sind folgende Noten zu verwenden:

- 1,0 - sehr gut, wenn er mindestens 90 Prozent,
- 1,3 - sehr gut, wenn er mindestens 80, aber weniger als 90 Prozent,
- 1,7 - gut, wenn er mindestens 70, aber weniger als 80 Prozent,
- 2,0 - gut, wenn er mindestens 60, aber weniger als 70 Prozent,
- 2,3 - gut, wenn er mindestens 50, aber weniger als 60 Prozent,
- 2,7 - befriedigend, wenn er mindestens 40, aber weniger als 50 Prozent,
- 3,0 - befriedigend, wenn er mindestens 30, aber weniger als 40 Prozent,
- 3,3 - befriedigend, wenn er mindestens 20, aber weniger als 30 Prozent,
- 3,7 - ausreichend, wenn er mindestens 10, aber weniger als 20 Prozent,
- 4,0 - ausreichend, wenn er keine oder weniger als 10 Prozent der darüber hinaus erzielbaren Punkte erhalten hat.

Hat der Prüfling die für das Bestehen der Prüfung erforderliche Mindestpunktzahl nicht erreicht, wird die Prüfungsleistung mit „nicht ausreichend“ (5,0) bewertet.

## § 11

### **Rücknahme der Anmeldung, Versäumnis, Rücktritt**

(1) Der Prüfling kann die Anmeldung zu einer Prüfungsleistung ohne Angabe von Gründen zurücknehmen. Diese Mitteilung muss dem Zentralen Prüfungsamt bis eine Woche vor dem jeweiligen Prüfungstermin zugehen.

(2) Eine Prüfungsleistung gilt als mit „nicht ausreichend“ (5,0) bewertet, wenn der Prüfling einen für ihn bindenden Prüfungstermin ohne triftigen Grund versäumt oder wenn er von einer Prüfung, die er angetreten

hat, ohne triftigen Grund zurücktritt. Dasselbe gilt, wenn eine Prüfungsleistung nicht innerhalb der vorgegebenen Bearbeitungszeit erbracht wird.

(3) Die für den Rücktritt oder das Versäumnis geltend gemachten Gründe müssen unverzüglich beim Zentralen Prüfungsamt schriftlich angezeigt und glaubhaft gemacht werden. Bei Krankheit des Prüflings ist in der Regel ein ärztliches Attest vorzulegen. In Zweifelsfällen kann die Vorlage eines amtsärztlichen Attestes verlangt werden. Soweit die Einhaltung von Fristen für die erstmalige Anmeldung zur Prüfung, die Wiederholung von Prüfungen, die Gründe für das Versäumnis von Prüfungen und die Einhaltung von Bearbeitungszeiten für Prüfungsarbeiten betroffen sind, steht der Krankheit des Prüflings die Krankheit eines von ihm überwiegend allein zu versorgenden Kindes gleich.

## § 12

### **Täuschung, Ordnungsverstoß, Mängel im Prüfungsverfahren**

(1) Versucht der Prüfling das Ergebnis seiner Prüfungsleistung durch Täuschung, z.B. durch Benutzung nicht zugelassener Hilfsmittel, zu beeinflussen, wird die betreffende Prüfungsleistung mit „nicht ausreichend“ (5,0) bewertet.

(2) Ein Prüfling, der den ordnungsgemäßen Ablauf der Prüfung stört, kann von dem jeweiligen Prüfer oder Aufsichtsführenden von der Fortsetzung der Prüfungsleistung ausgeschlossen werden; in diesem Fall wird die Prüfungsleistung mit „nicht ausreichend“ (5,0) bewertet.

(3) Erweist sich, dass ein Prüfungsverfahren mit Mängeln behaftet war, welche die Prüfungsleistung beeinflusst haben, so kann auf Antrag eines Prüflings oder von Amts wegen angeordnet werden, dass für einen bestimmten Prüfling oder alle Prüflinge die Prüfung oder einzelne Teile derselben neu angesetzt werden. In diesem Fall sind die bereits erbrachten Prüfungsergebnisse ungültig.

(4) Mängel im Prüfungsverfahren müssen während der Prüfung mündlich oder schriftlich bei dem Prüfer oder Aufsichtsführenden oder unverzüglich nach der Prüfung schriftlich beim Vorsitzenden des Prüfungsausschusses geltend gemacht werden.

## § 13

### **Bestehen und Nichtbestehen von Prüfungen**

(1) Modulprüfungen sind bestanden, wenn sie mindestens mit „ausreichend“ (4,0) bewertet wurden. Werden in den Modulbeschreibungen mit „Bestehen erforderlich“ gekennzeichnete Prüfungsleistungen mit „nicht ausreichend“ bewertet, ist die Modulprüfung nicht bestanden. Nicht bestandene Modulprüfungen, welche nicht innerhalb eines Jahres (§ 14 Abs. 1) wiederholt wurden oder die bei Wiederholung mit „nicht ausreichend“ bewertet wurden, führen erneut zum Nichtbestehen der Modulprüfung. Wurde ein Antrag auf eine zweite Wiederholung der Modulprüfung (§ 14 Abs. 2) nicht rechtzeitig gestellt, wurde eine zweite Wiederholungsprüfung nicht zum nächstmöglichen Prüfungstermin abgelegt oder wurde diese Prüfung erneut mit „nicht ausreichend“ bewertet, gilt die Modulprüfung als „endgültig nicht bestanden“.

(2) Mit dem endgültigen Nichtbestehen einer Modulprüfung gilt die Masterprüfung als „endgültig nicht bestanden“.

(3) Die Masterprüfung ist bestanden, wenn sämtliche Modulprüfungen bestanden sind. Eine Masterprüfung, die nicht innerhalb von vier Semestern nach Abschluss der Regelstudienzeit abgelegt worden ist, gilt als „nicht bestanden“.

## § 14

### **Wiederholung von Modulprüfungen**

(1) Bei Nichtbestehen einer Modulprüfung (Bewertung „nicht ausreichend“) ist eine Wiederholungsprüfung möglich. Besteht die Modulprüfung aus mehreren Prüfungsleistungen, so können mit „nicht ausreichend“ bewertete Prüfungsleistungen nur insoweit wiederholt werden, wie dies zum Bestehen der Modulprüfung erforderlich ist. Hiervon unabhängig sind Prüfungsleistungen, welche in den Modulbeschreibungen mit „Bestehen erforderlich“ gekennzeichnet sind und mit „nicht ausreichend“ bewertet wurden, zu wiederholen. Eine Wiederholungsprüfung ist nur innerhalb eines Jahres zulässig; diese Frist beginnt mit der Bekanntgabe des Ergebnisses der Modulprüfung. Nach Ablauf dieser Frist gilt die Modulprüfung als „nicht bestanden“.

(2) Die Zulassung zu einer zweiten Wiederholungsprüfung ist nur auf Antrag zum nächstmöglichen Prüfungstermin möglich. Eine weitere Wiederholungsprüfung ist nicht zulässig.

(3) Die Wiederholung einer bestandenen Prüfungsleistung ist nicht zulässig.

## § 15

### **Anrechnung von Studienzeiten, Studienleistungen und Prüfungsleistungen**

(1) Studienzeiten, Studienleistungen und Prüfungsleistungen aus anderen Studiengängen werden auf Antrag des Studenten angerechnet, es sei denn, es bestehen wesentliche Unterschiede hinsichtlich der erworbenen Kompetenzen. Dabei ist kein schematischer Vergleich, sondern eine Gesamtbetrachtung und Gesamtbewertung vorzunehmen. Über die Anrechnung entscheidet der Prüfungsausschuss. Die Nichtanrechnung ist schriftlich zu begründen. Bei der Anerkennung und Anrechnung von Studienzeiten,

Studienleistungen und Prüfungsleistungen, die außerhalb der Bundesrepublik Deutschland erbracht wurden, sind die von der Kultusministerkonferenz (KMK) und Hochschulrektorenkonferenz (HRK) gebilligten Äquivalenzvereinbarungen sowie Absprachen im Rahmen von Hochschulkooperationsvereinbarungen zu beachten.

(2) Außerhalb des Hochschulwesens erworbene Qualifikationen werden auf Antrag des Studenten angerechnet, soweit diese Teile des Studiums nach Inhalt und Anforderung gleichwertig sind und diese damit ersetzen können. Die Gleichwertigkeit ist festzustellen, wenn die nachgewiesenen Lernergebnisse oder Kompetenzen den zu ersetzenden im Wesentlichen entsprechen. Absatz 1 Satz 2 gilt entsprechend. Der Student hat den Erwerb der Kenntnisse und Fähigkeiten, deren Anrechnung er begehrt, und dass diese den Anforderungen des Satzes 1 entsprechen nachzuweisen. Außerhalb des Hochschulwesens erworbene Kenntnisse und Fähigkeiten können maximal die Hälfte des Studiums ersetzen.

(3) Studienbewerber mit Hochschulzugangsberechtigung werden in ein höheres Fachsemester eingestuft, wenn sie durch eine besondere Hochschulprüfung (Einstufungsprüfung) die erforderlichen Kenntnisse und Fähigkeiten nachgewiesen haben.

(4) Werden Studien- und Prüfungsleistungen angerechnet, sind die Noten - soweit die Notensysteme vergleichbar sind - zu übernehmen. Bei unvergleichbaren Notensystemen wird der Vermerk „bestanden“ aufgenommen.

(5) Die Studenten haben die für die Anrechnung von Studienzeiten, Studienleistungen und Prüfungsleistungen sowie von außerhalb des Hochschulwesens erworbenen Kenntnissen und Fähigkeiten erforderlichen Unterlagen vorzulegen.

## § 16

### Prüfungsausschuss

(1) Für die Organisation der Prüfungen und zur Wahrnehmung der durch diese Prüfungsordnung zugewiesenen Aufgaben bestellt der Fakultätsrat der Fakultät für Elektrotechnik und Informationstechnik einen Prüfungsausschuss.

(2) Der Prüfungsausschuss besteht aus dem Vorsitzenden, dessen Stellvertreter und zwei weiteren Mitgliedern aus dem Kreis der an der Fakultät für Elektrotechnik und Informationstechnik tätigen Hochschullehrer, zwei Mitgliedern aus dem Kreis der an der Fakultät für Elektrotechnik und Informationstechnik tätigen wissenschaftlichen Mitarbeiter und einem Mitglied aus dem Kreis der Studenten.

(3) Die Amtszeit beträgt in der Regel drei Jahre, für studentische Mitglieder ein Jahr. Wiederbestellung ist zulässig.

(4) Der Prüfungsausschuss ist für alle Angelegenheiten im Zusammenhang mit der Prüfungsordnung zuständig, sofern in dieser Ordnung keine abweichende Regelung der Zuständigkeit getroffen ist, insbesondere für:

1. die Organisation der Prüfungen,
2. Entscheidungen über die Folgen von Verstößen gegen Prüfungsvorschriften,
3. die Anrechnung von Studienzeiten, von Studien- und Prüfungsleistungen sowie von außerhalb des Hochschulwesens erworbenen Kenntnissen und Fähigkeiten,
4. die Bestellung der Prüfer,
5. die Entscheidung über angemessene Prüfungsbedingungen für Studenten während der Inanspruchnahme des Mutterschaftsurlaubes und der Elternzeit,
6. die Entscheidung über angemessene Prüfungsbedingungen für behinderte und chronisch kranke Studenten,
7. die Entscheidung über die Ungültigkeit der Masterprüfung,
8. die Entscheidung über Widersprüche in Angelegenheiten, welche diese Prüfungsordnung betreffen.

Die gesetzlich geregelten Schutzbestimmungen zu Mutterschutz und Elternzeit sind zu berücksichtigen.

(5) Der Prüfungsausschuss kann Aufgaben an den Vorsitzenden zur Erledigung übertragen. Dies gilt nicht für Entscheidungen nach § 12 Abs. 3, für Entscheidungen über Widersprüche und für Berichte an den Fakultätsrat.

(6) Der Prüfungsausschuss berichtet dem Fakultätsrat auf Aufforderung über die Entwicklung der Prüfungs- und Studienzeiten, der tatsächlichen Bearbeitungszeiten für die Masterarbeit, über die Verteilung der Modul- und Gesamtnoten und kann Anregungen zur Reform der Studien- und Prüfungsordnung geben.

(7) Der Prüfungsausschuss ist beschlussfähig, wenn der Vorsitzende oder dessen Stellvertreter und die Mehrheit aller Mitglieder anwesend sind und die Hochschullehrer die Mehrheit der anwesenden stimmberechtigten Mitglieder bilden. Die Sitzungen des Prüfungsausschusses sind nicht öffentlich.

(8) Die Mitglieder des Prüfungsausschusses haben das Recht, der Abnahme von Prüfungen beizuwohnen. Dies gilt nicht für studentische Mitglieder, die sich im gleichen Prüfungszeitraum der gleichen Prüfung unterziehen möchten. Die Mitglieder des Prüfungsausschusses können Zuständigkeiten des Prüfungsausschusses nicht wahrnehmen, wenn sie selbst Beteiligte der Prüfungsangelegenheit sind.

(9) Die Mitglieder des Prüfungsausschusses sind zur Verschwiegenheit über die Gegenstände der Sitzungen des Prüfungsausschusses verpflichtet.

## **§ 17**

### **Prüfer und Beisitzer**

(1) Der Prüfungsausschuss bestellt die Prüfer. Zu Prüfern sollen nur Mitglieder und Angehörige der Technischen Universität Chemnitz oder anderer Hochschulen bestellt werden, die in dem betreffenden Prüfungsfach zur selbständigen Lehre berechtigt sind. Soweit dies nach dem Gegenstand der Prüfung sachgerecht ist, kann zum Prüfer auch bestellt werden, wer die Befugnis zur selbständigen Lehre nur für ein Teilgebiet des Prüfungsfaches besitzt. In besonderen Ausnahmefällen können auch Lehrkräfte für besondere Aufgaben sowie in der beruflichen Praxis und Ausbildung erfahrene Personen zum Prüfer bestellt werden, sofern dies nach der Eigenart der Prüfung sachgerecht ist. Prüfungsleistungen dürfen nur von Personen bewertet werden, die selbst mindestens die durch die Prüfung festzustellende oder eine gleichwertige Qualifikation besitzen.

(2) Der Prüfling kann für die Bewertung der Masterarbeit (§ 19) und von mündlichen Prüfungsleistungen (§ 6) dem Prüfungsausschuss einen Prüfer oder eine Gruppe von Prüfern vorschlagen. Der Vorschlag begründet keinen Rechtsanspruch auf Bestellung dieser Person/en.

(3) Der Prüfungsausschuss sorgt dafür, dass dem Prüfling die Namen der Prüfer mindestens zwei Wochen vor dem Prüfungstermin bekannt gegeben werden.

(4) Die Prüfer und die Beisitzer sind gegenüber Dritten zur Verschwiegenheit über Prüfungsvorgänge verpflichtet.

## **§ 18**

### **Zweck der Masterprüfung**

Die Masterprüfung bildet den berufsqualifizierenden Abschluss des Masterstudiums. Durch die Masterprüfung wird festgestellt,

- ob der Prüfling ein Wissen und Verstehen nachweist, das normalerweise auf der Bachelor-Ebene aufbaut und diese wesentlich vertieft und erweitert,
- ob der Prüfling in der Lage ist, die Besonderheiten, Grenzen, Terminologie und Lehrmeinungen des Lehrgebiets zu definieren und zu interpretieren,
- ob der Prüfling befähigt ist, sein Wissen und Verstehen zur Problemlösung auch in neuen und ungewohnten Situationen anzuwenden und
- ob der Prüfling auf der Grundlage unvollständiger und begrenzter Informationen wissenschaftlich fundierte Entscheidungen fällen kann und dabei gesellschaftliche, wissenschaftliche und ethische Erkenntnisse zu berücksichtigen weiß.

## **§ 19**

### **Ausgabe des Themas, Abgabe, Bewertung und Wiederholung der Masterarbeit**

(1) Die Masterarbeit soll zeigen, dass der Prüfling in der Lage und befähigt ist, innerhalb einer vorgegebenen Frist ein angemessenes fachspezifisches bzw. fachübergreifendes Problem auf dem aktuellen Stand von Forschung oder Anwendung selbständig mit wissenschaftlichen Methoden zu bearbeiten und seine Ergebnisse in klarer und eindeutiger Weise zu formulieren und zu vermitteln.

(2) Das Thema der Masterarbeit muss in einem inhaltlichen Zusammenhang mit dem Studiengang stehen. Die Masterarbeit kann von jeder prüfungsberechtigten Person betreut werden. Der Prüfling ist berechtigt, einen Betreuer sowie ein Thema vorzuschlagen, hat jedoch keinen Rechtsanspruch darauf, dass seinem Vorschlag entsprochen wird. Die Ausgabe des Themas der Masterarbeit erfolgt durch den Prüfungsausschuss.

(3) Bei der Abgabe der Masterarbeit hat der Prüfling schriftlich zu versichern, dass die Arbeit selbständig angefertigt und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt wurden. Bei einer Gruppenarbeit ist der individuelle Anteil jedes Prüflings genau auszuweisen.

(4) Die Masterarbeit ist in zwei Exemplaren in maschinenschriftlicher und gebundener Ausfertigung sowie zusätzlich als elektronische Datei in einer zur dauerhaften Wiedergabe von Schriftzeichen geeigneten Weise termingemäß im Zentralen Prüfungsamt abzugeben.

(5) Die Themenausgabe und der Abgabezeitpunkt sind aktenkundig zu machen.

(6) Das Thema der Masterarbeit kann einmal zurückgegeben werden, jedoch nur innerhalb von vier Wochen nach der Ausgabe des Themas. Eine erneute Rückgabe des Themas ist ausgeschlossen.

(7) Die Masterarbeit ist in der Regel von zwei Prüfern zu bewerten. Darunter soll der Betreuer der Masterarbeit sein. Die Bewertung erfolgt nach § 10 Abs. 1 und 3 dieser Prüfungsordnung. Das Bewertungsverfahren soll vier Wochen nicht überschreiten.

(8) Nicht fristgemäß eingereichte Masterarbeiten werden mit „nicht ausreichend“ (5,0) bewertet. Wird die Masterarbeit nicht mit mindestens „ausreichend“ (4,0) bewertet, kann sie innerhalb eines Jahres einmal wiederholt werden. Eine zweite Wiederholung ist nur auf Antrag innerhalb von sechs Monaten nach dem

wiederholten Nichtbestehen der Masterarbeit möglich. Eine weitere Wiederholung ist nicht zulässig. Bei Wiederholung der Masterarbeit ist eine Rückgabe des Themas innerhalb der in Absatz 6 genannten Frist nur zulässig, wenn der Prüfling zuvor von dieser Möglichkeit keinen Gebrauch gemacht hat.

## **§ 20**

### **Zeugnis und Masterurkunde**

- (1) Nach dem erfolgreichen Abschluss der Masterprüfung wird unverzüglich, möglichst innerhalb von vier Wochen, ein Zeugnis ausgestellt. In das Zeugnis der Masterprüfung sind die Bezeichnungen der Module, die Modulnoten, das Thema der Masterarbeit, die Gesamtnote und das Gesamtprädikat sowie die Gesamtleistungspunkte aufzunehmen.
- (2) Das Zeugnis trägt das Datum des Tages, an dem die letzte Prüfungsleistung erbracht worden ist, und das Datum der Ausfertigung und wird vom Vorsitzenden des Prüfungsausschusses unterzeichnet.
- (3) Gleichzeitig mit dem Zeugnis der Masterprüfung erhält der Prüfling die Masterurkunde mit dem Datum der Ausfertigung des Zeugnisses. Darin wird die Verleihung des Mastergrades beurkundet. Die Masterurkunde wird vom Dekan und dem Vorsitzenden des Prüfungsausschusses unterzeichnet und mit dem Siegel der Technischen Universität Chemnitz versehen. Der Masterurkunde ist eine englischsprachige Übersetzung beizufügen.
- (4) Es wird ein Diploma Supplement ausgestellt. Als Darstellung des nationalen Bildungssystems ist der zwischen KMK und HRK abgestimmte Text in der jeweiligen Fassung zu verwenden.
- (5) Sorben können den Grad zusätzlich in sorbischer Sprache führen und erhalten auf Antrag eine sorbischsprachige Fassung der Masterurkunde und des Zeugnisses.
- (6) Studenten, die ihr Studium nicht abschließen, erhalten auf Antrag ein Studienzeugnis über die erbrachten Leistungen.
- (7) Die Ausstellung von Zeugnissen und Urkunden gemäß den Absätzen 1 bis 6 obliegt dem Zentralen Prüfungsamt.

## **§ 21**

### **Ungültigkeit der Masterprüfung**

- (1) Hat der Prüfling bei einer Prüfungsleistung getäuscht und wird diese Tatsache erst nach Aushändigung des Zeugnisses bekannt, so kann die Bewertung der Prüfungsleistung entsprechend § 12 Abs. 1 berichtigt werden. Gegebenenfalls können die Modulprüfung für „nicht ausreichend“ und die Masterprüfung für „nicht bestanden“ erklärt werden.
- (2) Waren die Voraussetzungen für die Zulassung zu einer Prüfung nicht erfüllt, ohne dass dem Prüfling ein Täuschungsvorsatz nachzuweisen ist, und wird dieser Umstand erst nach der Aushändigung des Zeugnisses bekannt, so wird dieser Mangel durch das Bestehen der Prüfung geheilt. Hat der Prüfling die Zulassung zu einer Prüfung vorsätzlich zu Unrecht erwirkt, so können die Modulprüfung für „nicht ausreichend“ und die Masterprüfung für „nicht bestanden“ erklärt werden.
- (3) Das unrichtige Zeugnis und die unrichtige Masterurkunde sind einzuziehen und gegebenenfalls neu zu erteilen. Wenn die Masterprüfung aufgrund einer Täuschung für „nicht bestanden“ erklärt wurde, sind mit dem unrichtigen Zeugnis auch die Masterurkunde, deren englische Übersetzung und das Diploma Supplement einzuziehen. Eine Entscheidung nach Absatz 1 und Absatz 2 Satz 2 ist nach Ablauf von fünf Jahren nach dem Ausstellungsdatum des Zeugnisses ausgeschlossen.
- (4) Dem Prüfling ist vor einer Entscheidung nach Absatz 1 oder Absatz 2 Satz 2 Gelegenheit zur Äußerung zu geben.

## **§ 22**

### **Einsicht in die Prüfungsakte**

Innerhalb eines Jahres nach Ausgabe des Zeugnisses wird dem Absolventen auf Antrag in angemessener Frist Einsicht in seine schriftlichen Prüfungsarbeiten, in die darauf bezogenen Gutachten und in die Prüfungsprotokolle gewährt.

## **§ 23**

### **Widerspruchsverfahren**

Widersprüche gegen Entscheidungen, die nach dieser Ordnung getroffen werden, sind innerhalb eines Monats, nachdem die jeweilige Entscheidung dem Betroffenen bekannt gegeben worden ist, schriftlich oder zur Niederschrift bei der Technischen Universität Chemnitz, Zentrales Prüfungsamt, einzulegen. Der Prüfungsausschuss entscheidet über den Widerspruch. Der Widerspruchsbescheid ist zu begründen, mit einer Rechtsbehelfsbelehrung zu versehen und dem Widerspruchsführer zuzustellen. Der Widerspruchsbescheid bestimmt auch, wer die Kosten des Verfahrens trägt.

## Teil 2 Fachspezifische Bestimmungen

### § 24 Studienaufbau und Studienumfang

(1) Der Studiengang hat einen modularen Aufbau. Er besteht aus Basis- und Vertiefungsmodulen, die als Pflicht- oder Wahlpflichtmodule angeboten werden, und dem Modul Master-Arbeit. Pflichtmodule sind für alle Studenten verbindliche Module des Studienganges. Wahlpflichtmodule sind im Studiengang alternativ angebotene Module. Die vom Studenten im Rahmen von Wahlpflichtmodulen gewählten Module werden als Pflichtmodule behandelt.

(2) Für den erfolgreichen Abschluss des Masterstudiums sind 120 Leistungspunkte erforderlich.

(3) Der zeitliche Umfang der erforderlichen Arbeitsleistung des Studenten beträgt pro Semester durchschnittlich 900 Arbeitsstunden. Beim erfolgreichen Abschluss von Modulprüfungen werden die dafür jeweils vorgesehenen Leistungspunkte vergeben.

(4) Die Studenten können vor der Anmeldung zur Masterarbeit im Wahlpflichtbereich mehr als die vorgesehenen Prüfungen absolvieren (ausgenommen ist die Prüfung des Moduls 261033-310). Diese zusätzlich gewählten Prüfungen sind von den Studenten als Zusatzprüfungen anzumelden. Zusatzprüfungen können nur einmal abgelegt werden. Die Ergebnisse der Zusatzprüfungen werden auf Antrag der Studenten in das Zeugnis aufgenommen, jedoch bei der Bildung der Gesamtnote für die Masterprüfung nicht berücksichtigt. Der Antrag ist spätestens bis zur Abgabe der Masterarbeit beim Zentralen Prüfungsamt einzureichen.

### § 25 Gegenstand, Art und Umfang der Masterprüfung

(1) Folgende Module sind Bestandteile der Masterprüfung:

<b>1. Basismodule:</b>	<b>Σ 47 LP</b>		
<b>1.1 Basismodule Komponenten für eingebettete Systeme</b>			
243031-504	Digital Components and Architectures for Data Processing	5 LP	Pflichtmodul Gewichtung 5
243033-504	Digital Signal Processing 1	5 LP	Pflichtmodul Gewichtung 5
243033-506	Computer Vision 1	5 LP	Pflichtmodul Gewichtung 5
244038-503	Smart Sensor Systems	6 LP	Pflichtmodul Gewichtung 6
244038-504	Project Lab Embedded Systems	6 LP	Pflichtmodul Gewichtung 6
255010-003	Design of Software for Embedded Systems	5 LP	Pflichtmodul Gewichtung 5
256050-002	Real-Time Systems	5 LP	Pflichtmodul Gewichtung 5
<b>1.2 Basismodule System Design</b>			
243031-505	Design of Digital Systems	5 LP	Pflichtmodul Gewichtung 5
255050-003	Hardware/Software-Codesign I	5 LP	Pflichtmodul Gewichtung 5
<b>2. Vertiefungsmodule:</b>	<b>Σ 43 LP</b>		
Aus den nachfolgend genannten Vertiefungsmodulen 2.1 bis 2.6 sind Module im Gesamtumfang von 43 LP auszuwählen. Dabei darf jedoch maximal ein Modul aus dem Bereich 2.6 Vertiefungsmodule Forschung und Praktikum ausgewählt werden. Um das Wahlspektrum zu erweitern, können auch Module im Gesamtumfang von bis zu 45 LP gewählt werden. Diese zusätzlichen Leistungspunkte werden nicht auf den Studiengang angerechnet.			
<b>2.1 Vertiefungsmodule System Design</b>			
243031-506	Verification of Digital Systems	5 LP	Wahlpflichtmodul Gewichtung 5
243031-507	Design of Heterogeneous Systems	5 LP	Wahlpflichtmodul Gewichtung 5
243031-508	Test of Digital and Mixed-Signal Circuits	5 LP	Wahlpflichtmodul Gewichtung 5
243031-509	Applied Circuit Design and Testing	8 LP	Wahlpflichtmodul Gewichtung 8
<b>2.2 Vertiefungsmodule Automotive Systems</b>			
244038-505	Automotive Sensor Systems	5 LP	Wahlpflichtmodul Gewichtung 5
255010-002	Advanced Platforms for Automotive Systems	5 LP	Wahlpflichtmodul Gewichtung 5
<b>2.3 Vertiefungsmodule Signal Processing</b>			
243032-505	Multisensorial Systems	5 LP	Wahlpflichtmodul Gewichtung 5
243032-507	Mobile Localization and Navigation	5 LP	Wahlpflichtmodul Gewichtung 5
243032-509	Image Processing and Pattern Recognition	5 LP	Wahlpflichtmodul Gewichtung 5

243033-505	Digital Signal Processing 2	5 LP	Wahlpflichtmodul	Gewichtung 5
243033-507	Computer Vision 2	5 LP	Wahlpflichtmodul	Gewichtung 5
243033-508	Video Signal Processing	3 LP	Wahlpflichtmodul	Gewichtung 3
243033-509	Programming and Data Analysis	5 LP	Wahlpflichtmodul	Gewichtung 5
243034-512	Antenna Engineering	5 LP	Wahlpflichtmodul	Gewichtung 5
243035-502	Next Generation Internet	5 LP	Wahlpflichtmodul	Gewichtung 5
243035-505	Advanced Mobile Networks	5 LP	Wahlpflichtmodul	Gewichtung 5

#### 2.4 Vertiefungsmodul Eingebettete Systeme

244038-506	Advanced Embedded Systems	5 LP	Wahlpflichtmodul	Gewichtung 5
------------	---------------------------	------	------------------	--------------

#### 2.5 Nichttechnische Vertiefungsmodule

220000-605	Optimierung für Nichtmathematiker	6 LP	Wahlpflichtmodul	Gewichtung 6
261033-310	Resource Efficiency from an Economic Perspective	5 LP	Wahlpflichtmodul	Gewichtung 5
281500-001	Kommunikation und Führung / Communication and Leadership	5 LP	Wahlpflichtmodul	Gewichtung 5

#### 2.6 Vertiefungsmodule Forschung und Praktikum

240100-431	Research Internship	30 LP	Wahlpflichtmodul	Gewichtung 10
240100-631	Research Project	10 LP	Wahlpflichtmodul	Gewichtung 10

#### 3. Modul Master-Arbeit:

240100-831	Master Thesis	30 LP	Pflichtmodul	Gewichtung 30
------------	---------------	-------	--------------	---------------

(2) In den Modulbeschreibungen, die Bestandteil der Studienordnung sind, sind Anzahl, Art, Gegenstand und Ausgestaltung der Prüfungsleistungen sowie die Zulassungsvoraussetzungen festgelegt.

### § 26

#### Bearbeitungszeit der Masterarbeit, Kolloquium

- (1) Die Bearbeitungszeit für die Masterarbeit beträgt höchstens 23 Wochen.
- (2) Im Einzelfall kann auf begründeten Antrag der Prüfungsausschuss die Bearbeitungszeit um höchstens sechs Wochen verlängern.
- (3) Thema, Aufgabenstellung und Umfang der Masterarbeit sind vom Betreuer so zu begrenzen, dass die Frist zur Bearbeitung der Masterarbeit eingehalten werden kann.
- (4) Der Prüfling erläutert seine Masterarbeit in einem Kolloquium.

### § 27

#### Hochschulgrad

Aufgrund der bestandenen Masterprüfung verleiht die Technische Universität Chemnitz den Grad „Master of Science (M.Sc.)“.

### Teil 3

#### Schlussbestimmungen

### § 28

#### Inkrafttreten und Veröffentlichung, Übergangsregelung

Diese Prüfungsordnung gilt für die ab Wintersemester 2023/2024 Immatrikulierten.

Für Studenten, die ihr Studium vor dem Wintersemester 2023/2024 aufgenommen haben, gilt die Prüfungsordnung für den englischsprachigen konsekutiven Studiengang Embedded Systems mit dem Abschluss Master of Science (M.Sc.) an der Technischen Universität Chemnitz vom 23. Juni 2020 (Amtliche Bekanntmachungen Nr. 8/2020, S. 271) fort.

Die ab dem Wintersemester 2020/2021 immatrikulierten Studenten können sich für ein Studium gemäß der vorliegenden novellierten Prüfungsordnung entscheiden. Diese Entscheidung ist durch schriftliche Erklärung bis zum 01.11.2023 dem Zentralen Prüfungsamt mitzuteilen.

Diese Prüfungsordnung tritt am Tage nach ihrer Veröffentlichung in den Amtlichen Bekanntmachungen der Technischen Universität Chemnitz in Kraft.

Ausgefertigt aufgrund des Beschlusses des Fakultätsrates der Fakultät für Elektrotechnik und Informationstechnik vom 2. Mai 2023 und der Genehmigung durch das Rektorat der Technischen Universität Chemnitz vom 17. Mai 2023.

Chemnitz, den 30. Mai 2023

Der Rektor  
der Technischen Universität Chemnitz

Prof. Dr. Gerd Strohmeier