

Tagesordnung
Wissenschaftliches Kolloquium zu der Thematik
„Digital- und Schaltungstechnik“

am 21./ 22.01.2025

Raum C25.185

Lehrvortrag: „Digitale Hardwarebeschleuniger für Machine Learning: Von der FSM zum Matrix-Multiplikator“ (30 min)

Wissenschaftliche Vorträge: (25 min)

21.01.2026 Dr.-Ing. Andreas Becher

9:00 Uhr: Lehrprobe

9:45 Uhr: „It's All About Power“

im Anschluss persönliches Gespräch mit der Berufungskommission

22.01.2026 Prof. Dr.-Ing. Thomas Kämpfe

9:00 Uhr: Lehrprobe

9:45 Uhr: "Memory-Centric Computing"

im Anschluss persönliches Gespräch mit der Berufungskommission

Dr.-Ing. Tai Fei

11:30 Uhr: Lehrprobe

12:15 Uhr: "Modern FMCW Automotive Radar Signal Processing: From Range–Doppler to AI-Enhanced Perception"

im Anschluss persönliches Gespräch mit der Berufungskommission

Prof. Dr. Oğuzhan Urhan

14:00 Uhr: Lehrprobe

14:45 Uhr: "Hardware-Accelerated Low-Bit Depth Motion Estimation for Real-Time Video Encoding"

im Anschluss persönliches Gespräch mit der Berufungskommission

16:30 Uhr Abschlussdiskussion Berufungskommission