

Tagesordnung
Wissenschaftliches Kolloquium zu der Thematik
„Digital- und Schaltungstechnik“

am 21./ 22.01.2025

Raum C25.185

Lehrvortrag: „Digitale Hardwarebeschleuniger für Machine Learning: Von der FSM zum Matrix-Multiplikator“ (30 min)

Wissenschaftliche Vorträge: (25 min)

21.01.2026
9:00 Uhr: Dr.-Ing. Andreas Becher
9:45 Uhr: Lehrprobe
 „It's All About Power“
 im Anschluss persönliches Gespräch mit der Berufungskommission

22.01.2026
9:00 Uhr: Prof. Dr.-Ing. Thomas Kämpfe
9:45 Uhr: Lehrprobe
 „Memory-Centric Computing“
 im Anschluss persönliches Gespräch mit der Berufungskommission

11:30 Uhr: Dr.-Ing. Tai Fei
12:15 Uhr: Lehrprobe
 „Modern FMCW Automotive Radar Signal Processing: From Range–Doppler to AI-Enhanced Perception“
 im Anschluss persönliches Gespräch mit der Berufungskommission

14:00 Uhr: Prof. Dr. Oğuzhan Urhan
14:45 Uhr: Lehrprobe
 „Hardware-Accelerated Low-Bit Depth Motion Estimation for Real-Time Video Encoding“
 im Anschluss persönliches Gespräch mit der Berufungskommission

16:30 Uhr Abschlussdiskussion Berufungskommission