

## Literaturempfehlungen für die Lehrveranstaltungen der Professur Schaltungs- und Systementwurf

- [1] Herrmann, G.; Müller, D.: *ASIC – Entwurf und Test*. Fachbuchverlag Leipzig im Hanser-Verlag, 2004, ISBN 3-446-21709-6
- [2] Jansen, D. (Herausg.): *Handbuch der Electronic Design Automation*. Hanser Verlag, München Wien, 2001, ISBN 3-446-21288-4
- [3] Beierlein, T.; Hagenbruch, O.: *Taschenbuch Mikroprozessortechnik*. Fachbuchverlag Leipzig im Hanser-Verlag, 2004, 3. neu bearbeitete Auflage, ISBN 3-446-22072-0
- [4] Beierlein, T.; Hagenbruch, O.: *Taschenbuch Mikroprozessortechnik*. Fachbuchverlag Leipzig im Hanser-Verlag, 2001, 2. Auflage, ISBN 3-446-21686-3
- [5] Hertwig, A.; Brück, R.: *Entwurf digitaler Systeme*. Hanser Verlag, München, 2000, ISBN 3-446-21406
- [6] De Micheli, G.: *Synthesis and Optimization of Digital Curcuits*. McGraw-Hill, New York, 1994, ISBN 0-07-016333-2
- [7] Roth, C. H. Jr.: *Fundamentals of Logic Design*. PWS Publishing Company, Boston, 1995, 4th Edition, ISBN 0-534-95472-3
- [8] Dueck, R.: *Digital Design with CPLD Applications and VHDL*. Thomson Learning, 2000, ISBN 0-7668-1160-3
- [9] Huber, J. P.; Rosneck, M. W.: *Successful ASIC Design the First Time Through*. Van Nostrand Reinhold, New York, 1991, ISBN 0-442-00312-9
- [10] Sherwani, N.: *Algorithms for VLSI Physical Design Automation*. Kluwer Academic Publishers, 1993, ISBN 0-7923-9294-9
- [11] Michel, P.; Lauther, U.; Duzy, P.: *The Synthesis approach to digital system design*. Kluwer Academic Publishers, Boston, 1992, ISBN 0-7923-9199-3
- [12] Marwedel, P.: *Synthese und Simulation von VLSI-Systemen*. Hanser Verlag, München, 1993, ISBN 3-446-16146-5
- [13] Siemers, C.: *Prozessorbau* Hanser Verlag München, 1999, ISBN 3-446-19330-8
- [14] Mörtin, C.: *Rechnerarchitekturen*, Hanser Verlag, München, 2001, ISBN 3-446-21475-5
- [15] Johnson, H.; Graham, M.: *High-Speed Digital Design*. Prentice Hall PTR, New Jersey, 1993, ISBN 0-13-395724-1
- [16] Wannemacher, M.: *Das FPGA-Kochbuch*. Thomson Verlag, Bonn, 1998, ISBN 3-8266-2712-1
- [17] Sikora, A.: *Programmierbare Logikbauelemente – Architekturen und Anwendungen*. Hanser Verlag München Wien, 2001, ISBN 3-446-21607-3
- [18] Kemper, A.; Meyer, M.: *Entwurf von Semicustom-Schaltungen*. Springer Verlag, Berlin, 1989, ISBN 3-540-51561-5, 0-387-51561-5
- [19] Ellwein, Ch.: *Programmierbare Logik mit GAL und CPLD*. Oldenburg Verlag, München, 1999, ISBN 3-486-24610-0
- [20] Katz, R. H.: *Contemporary logic design*. The Benjamin/Cummings Publishing Company, Redwood City, California, 1994, ISBN 0-8053-2703-7
- [21] Scarbata,, G.: *Synthese und Analyse digitaler Schaltungen*. Oldenburg Verlag, München, 1996, ISBN 3-486-23495-1
- [22] Lengauer, T.: *Combinatorial Algorithms for Integrated Circuit Layout*. B. G. Teubner Verlag, Stuttgart; J. Wiley and Sons, Chichester, 1994, ISBN 3-519-02110-2