

# BMBF-Verbund *SyreNe*

## Systemreduktion für IC Design in der Nanoelektronik

---

### Abschlusstreffen SyreNe

**Mittwoch, 01.12.2010, 17:00 Uhr**

**TU Berlin**, MA-Gebäude, Raum MA 415

Straße des 17. Juni 136, 10623 Berlin

Besucherdienste <http://www.math.tu-berlin.de/lfM/adresse.html>



### Tagesordnung

- 17:00 – 17:05 Uhr Begrüßung
- 17:05 – 17:35 Uhr Zusammenfassung der Ergebnisse der Teilprojekte durch die Projektmitarbeiter, Vergleich der Meilensteine mit den erreichten Ergebnissen (5 min/Teilprojekt)
- TP 1 Modellreduktion zur gekoppelten Simulation von ICs (M. Hinze)
  - TP 2 Passivitätserhaltende Modellreduktion für nichtlineare DAEs (H. Faßbender)
  - TP 3 Elementbasierte Modellreduktion in der Schaltkreissimulation (T. Stykel)
  - TP 4 Reduzierte Darstellung von Powergrid-Modellen (P. Benner)
  - TP 5 Kopplung von numerisch/symbolischen Reduktionsverfahren zur Generierung parametrisierter Modelle nanoelektronischer Systeme (P. Lang)
  - TP 6 Numerische Lösung von Gleichungssystemen und Kopplung von Komponenten in der Systemreduktion (M. Bollhöfer)
- 17:35 – 17:45 Uhr Verstetigung von [syrene.org](http://syrene.org), Beispielsammlung
- 17:45 – 18:00 Uhr Abschlussbericht
- Bericht an PTJ gemäß Muster (Anlage 2 zu Nr. 3.2 BNBest-BMBF 98 des Bewilligungsbescheids)
  - Berichtsblätter
  - Fachlicher Abschlußbericht als VDE Fortschrittsbericht
- ca. 20:00 Uhr Gemeinsames Abendessen SyreNe/MoreSim4Nano<sup>1</sup>  
Restaurant *12 Apostel* in 10623 Berlin-Charlottenburg,  
Bleibtreustr. 49/Else-Ury-Bogen, S-Bahn-Station: Savignyplatz  
<http://www.12-apostel.de>

---

<sup>1</sup> Kosten für Abendessen sind von den Teilnehmern zu tragen, da keine Projektmittel dafür vorgesehen sind