

Prüfung Power semiconductor devices

Die Prüfung findet am **Dienstag, d. 28.2.12** im Raum 2/H123 statt.

9:30 Uhr	bis	10:30 Uhr
Bhojani,		Riteshkumar
Gadhiya,		Ghanshyam
Wu,		Yue

10:30 Uhr	bis	11:30 Uhr
John,		Varun
Bravo Florez,		Claudia
Mohammed,		Mazharuddi

11:30 Uhr	bis	12:30 Uhr
Sharma,		Akhil
Anbumani,		Saravana

gez Dipl.-Ing. Kumm
Laborleiter